

Inhaltsverzeichnis

Ladung	2
Spannung	2
Potenzial	2
Strom	2
Ohmsches Gesetz	3
Reihenschaltung	3
Parallelschaltung	3
Knoten- und Maschenregel	4
Widerstand und Temperatur	4
Leistung	4
Arbeit	4
Wirkungsgrad	4
Spannungsteiler	5
Brückenschaltung	5
Spule	6
Einschaltvorgang bei Spulen	6
Elektrostatisches Feld	7
Kondensator	7
Ladungsvorgang beim Kondensator	8
Wechselstrom	9
Zeigerdarstellung	9
Ohmscher Widerstand im Wechselstromkreis (Wirkwiderstand R)	10
Kapazität im Wechselstromkreis	11
Induktivität im Wechselstromkreis	11
Reihenschaltung R (Wirkwiderstand) und XL (induktiver Blindwiderstand)	12
Reihenschaltung R (Wirkwiderstand) und XC (kapazitiver Blindwiderstand)	13
Reihenschaltung R, XL und XC (RLC - Reihenschwingkreis)	14
Parallelschaltung R und XL	15
Parallelschaltung R und XC	16
Parallelschaltung R, XL und XC (RLC - Parallelschwingkreis)	17
Äquivalente Schaltungen	18
Blindleistungs-Kompensation	18
Siebschaltungen (passive Filter)	19
RC- und LR-Tiefpässe	20
CR- und RL-Hochpässe	20
Dreiphasiger Wechselstrom	21
Symmetrisches Dreiphasensystem	22
Verkettetes Dreiphasensystem	23
Digitaltechnik (Begriffe)	24
Zahlensysteme	24
Schaltalgebra (Verknüpfungsregeln)	25
Schaltnetze	27
Spezielle Schaltnetze (Addierer, Multiplexer, Komparator)	27
Codes	30
spezielle Bauteile (Takt, Monoflop, Treiber, Pull-Up, Pull-Down)	31
Speicher (Flipflops)	32
Impulsdiagramme (Zeitablaufdiagramme)	32
Schaltwerke	33
Zustandsdiagramm	33
Spezielle Schaltwerke (Zähler, Speicher, Schieberegister)	34
Programmierbare Logik	35
KV-Diagramme	36
Schaltzustände eines NPN-Transistors	38
Zehnerpotenzen	39
E-Reihen von Widerständen	39

Ladung

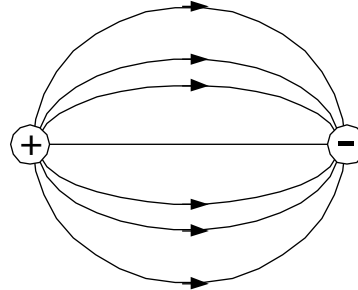
Als Ursache für messbare physikalische Erscheinungen (Kräfte, Licht...) wird in der Elektrotechnik eine Größe „**elektrische Ladung**“ mit nebenstehenden Eigenschaften definiert

- 2 Arten (positiv und negativ)
- gleichartige Ladungen stoßen sich ab, ungleichartige ziehen sich an
- Ladung ist übertragbar
- im Raum zwischen Ladungen wirken Kräfte auf Ladungen, die durch ein „**elektrischen Feld**“ erklärt werden

$$Q = N \cdot e$$

$$[Q] = C = As$$

e Elementarladung
(kleinstmögliche Ladung)
N Anzahl der Ladungsträger



Spannung

Elektrische Spannung = $\frac{\text{Arbeit beim Transport der Ladung}}{\text{Ladungsmenge}}$

$$U = \frac{W}{Q} \quad [U] = V = \frac{Ws}{As}$$

Die Spannung ist eine wichtige elektrotechnische Grundgröße, die als „Nennspannung“ über den Einsatz von Geräten entscheidet.

Potenzial

Elektrisches Potenzial ϕ : Spannungsangabe bezogen auf einen Bezugspunkt (oft Schaltungsmasse)

→ Spannung eine Potenzialdifferenz: $U_{21} = \phi_2 - \phi_1$

$\phi_1 = 0V$

$\phi_2 = 2V, \phi_3 = 5V, U_{41} = 10V.$

$$U_{21} = \phi_2 - \phi_1 = 2V - 0V = 2V$$

$$U_{32} = \phi_3 - \phi_2 = 5V - 2V = 3V$$

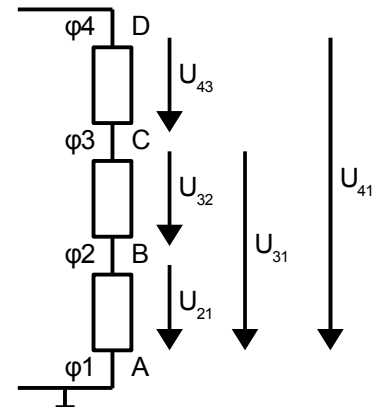
$$U_{31} = \phi_3 - \phi_1 = 5V - 0V = 5V$$

$$U_{41} = 10V = \phi_4 - \phi_1 \rightarrow \phi_4 = 10V \text{ weil } \phi_1 = 0V$$

$$U_{43} = \phi_4 - \phi_3 = 10V - 5V = 5V$$

Am Widerstand liegt eine Spannung von 5V an.

Am Punkt D beträgt das Potential 10V.



Strom

Unter einer elektrischen Strömung („Strom“) versteht man einen Transport von Ladungsträgern.

Stromstärke = $\frac{\text{Ladungsmenge}}{\text{Zeit}}$

$$I = \frac{Q}{t}$$

Gleichspannung

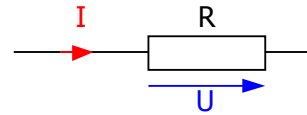
$$I = \frac{dQ}{dt}$$

Wechselspannung

$$[I] = A = \frac{As}{s}$$

Ohmsches Gesetz

U	elektrische Spannung	[V]
R	ohmscher Widerstand	[Ω]
I	elektrischer Strom	[A]



$$U = R \cdot I$$

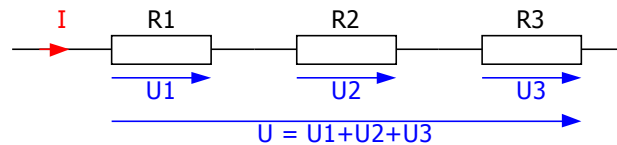
l	Leiterlänge	[m]
A	Leiterquerschnitt	[mm ²]
ρ	spezifischer Widerstand	[Ω·mm ² /m]
γ	spezifischer Leitwert (auch χ)	[m/Ω·mm ²]

$$R = \frac{\rho \cdot l}{A} = \frac{l}{\gamma \cdot A}$$

Kupfer: $\rho_{Cu} = 17,8 \cdot 10^{-5} \frac{\Omega \cdot \text{mm}^2}{\text{m}}$

Reihenschaltung

U	Gesamtspannung
U ₁ , U ₂ , U ₃	Teilspannungen
R	Gesamtwiderstand
R ₁ , R ₂ , R ₃	Einzelwiderstände



Durch jeden Widerstand fließt der selbe Strom I

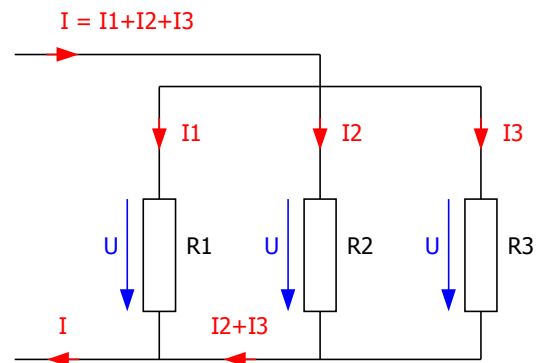
$$U = U_1 + U_2 + U_3$$

$$R = R_1 + R_2 + R_3$$

Parallelschaltung

I	Gesamtstrom
I ₁ , I ₂ , I ₃	Teilströme
R	Gesamtwiderstand
R ₁ , R ₂ , R ₃	Einzelwiderstände

An jedem Widerstand liegt die selbe Spannung U

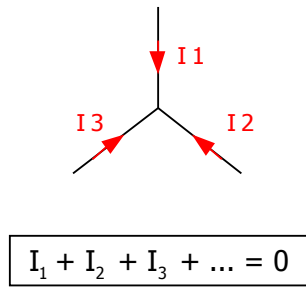


$$I = I_1 + I_2 + I_3$$

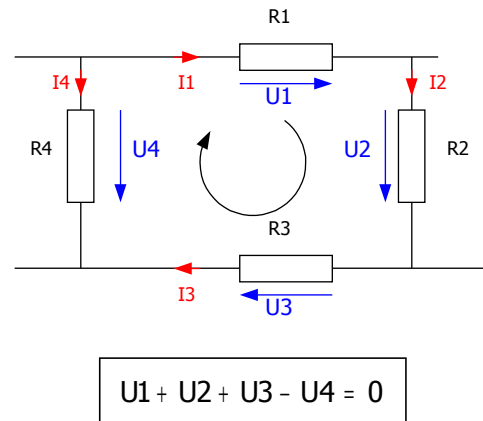
$$\frac{1}{R} = \frac{1}{R_1} + \frac{1}{R_2} + \frac{1}{R_3}$$

Knoten- und Maschenregel

Knotenregel



Maschenregel



Widerstand und Temperatur

- ΔR = Widerstandsänderung [Ω]
 α = Temperaturbeiwert [-]
 R_K = Kaltwiderstand
 R_W = Warmwiderstand
 $\Delta \vartheta$ = Temperaturänderung [K]

$$\Delta R = \alpha \cdot \Delta \vartheta \cdot R_K$$

$$R_W = R_K + \Delta R$$

Leistung

- P = elektrische Leistung

$$P = U \cdot I$$

$$P = I^2 \cdot R$$

$$P = \frac{U^2}{R}$$

$$[P] = V \cdot A = W$$

Arbeit

- W = elektrische Arbeit
 t = Zeit

$$W = P \cdot t$$

$$[W] = V \cdot As = Ws = J$$

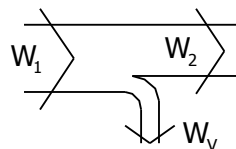
Wirkungsgrad

- W_1 = zugeführte Arbeit (Energie)
 W_2 = abgegebene Arbeit (Energie)
 W_V = Verluste

- $P_{1,2,V}$ = entsprechende (Leistung)

- η = Wirkungsgrad

- η_1, η_2 = Einzelwirkungsgrade



$$W_V = W_1 - W_2$$

$$P_V = P_1 - P_2$$

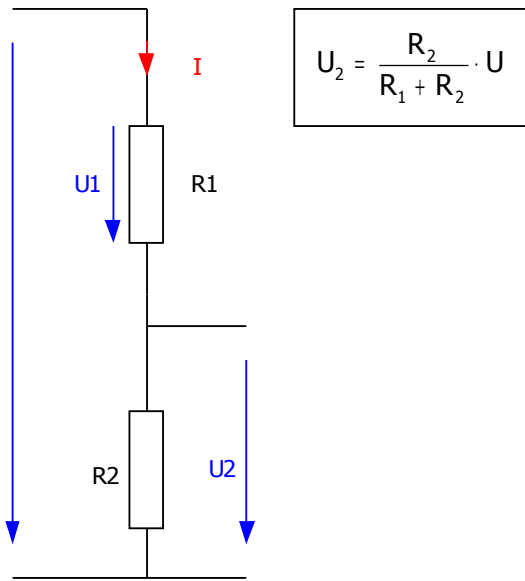
$$\eta = \frac{W_2}{W_1}$$

$$\eta = \frac{P_2}{P_1}$$

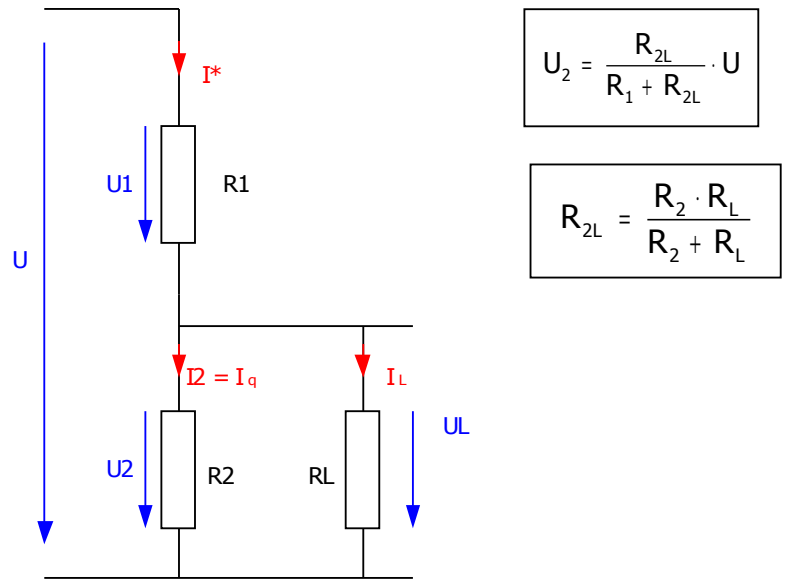
$$\eta = \eta_1 \cdot \eta_2$$

Spannungsteiler

unbelastet (Reihenschaltung)

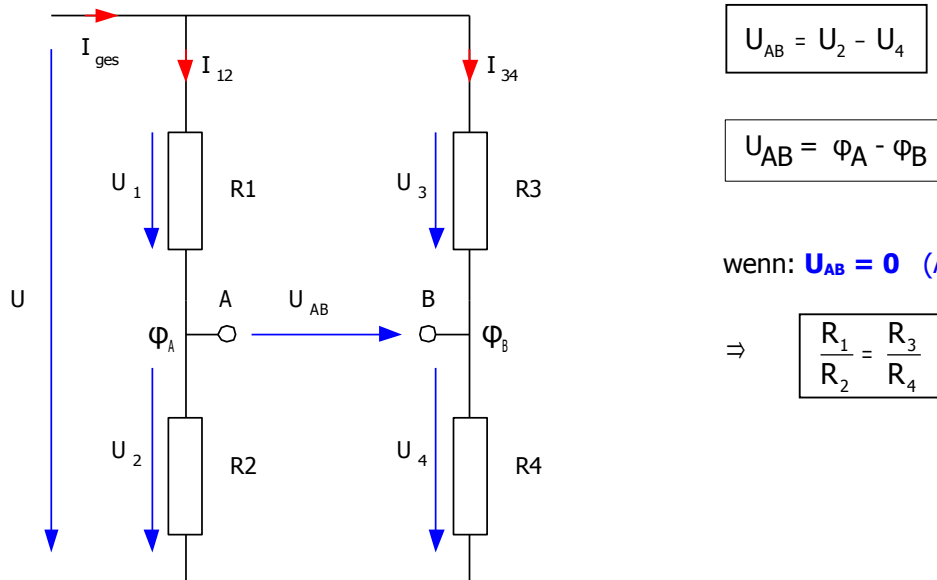


belastet (Gruppenschaltung)



- I_q = Querstrom
- R_L = Lastwiderstand
- R_{2L} = Ersatzwiderstand für R_2 und R_L

Brückenschaltung



Spule

Das Material in dem die magnetischen Feldlinien verlaufen, beeinflusst die Induktivität.

A = vom Feld durchsetzte Fläche (Spulenquerschnitt)

$$\mu_0 \triangleq 1,257 \cdot 10^{-6} \frac{Vs}{Am} \quad \text{Feldkonstante des magnetischen Feldes}$$

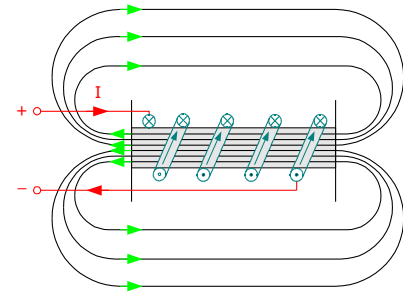
$\mu_r \triangleq$ Permeabilitätszahl

μ_r (Eisen) 200...6000

μ_r (Elektroblech) 500...7000

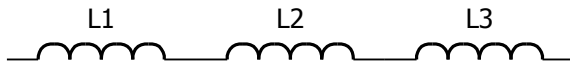
μ_r (Supermalloy) 100 000...

Die Permeabilitätszahl steigt zunächst mit zunehmender Feldstärke und nimmt bei hohen Feldstärken wieder ab.



$$L \approx \mu_0 \cdot \mu_r \cdot N^2 \cdot \frac{A}{l}$$

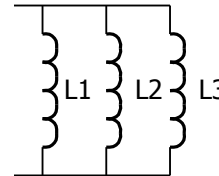
Reihenschaltung von Spulen



$$L = L1 + L2 + L3$$

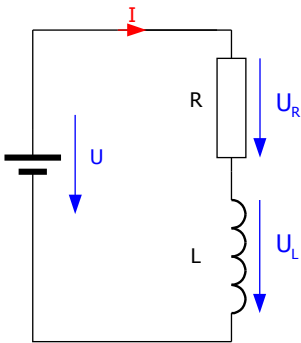
$$[L] = \frac{V \cdot s}{A} = 1H(\text{Henry})$$

Parallelschaltung von Spulen



$$\frac{1}{L} = \frac{1}{L1} + \frac{1}{L2} + \frac{1}{L3}$$

Einschaltvorgang bei Spulen

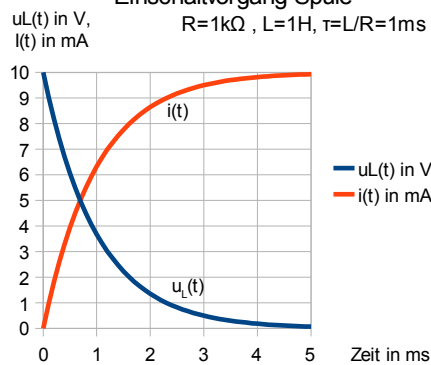


$$\tau = \frac{L}{R}$$

$\tau \triangleq$ Zeitkonstante des RL-Gliedes

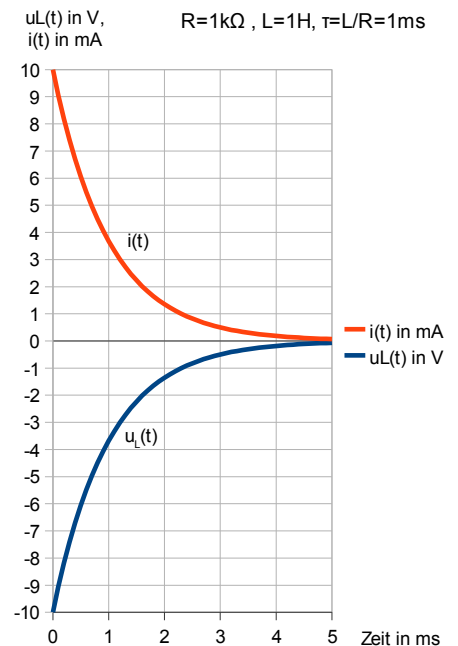
Einschaltvorgang Spule

$R=1k\Omega, L=1H, \tau=L/R=1ms$



Ausschaltvorgang Spule

$R=1k\Omega, L=1H, \tau=L/R=1ms$



Formeln Einschaltvorgang:

$$u_L(t) = U \cdot e^{-\frac{t}{\tau}}$$

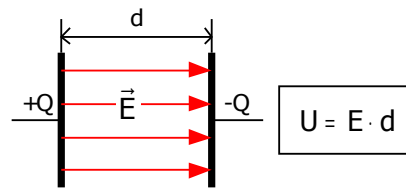
$$u_R(t) = U \cdot (1 - e^{-\frac{t}{\tau}})$$

$$i(t) = \frac{U}{R} \cdot (1 - e^{-\frac{t}{\tau}})$$

Elektrostatishes Feld

Die einfachste Form bildet sich zwischen zwei parallelen Platten

- E = elektrische Feldstärke
- d = Plattenabstand



Die Kapazität eines Kondensators beschreibt den Zusammenhang zwischen gespeicherter Ladung Q und der Spannung U

- C = Kapazität

$$C = \frac{Q}{U}$$

$$[C] = \frac{A \cdot s}{V} = 1F (\text{Farad})$$

Kondensator

Das Material zwischen den Platten beeinflusst die Kapazität.

- A = Plattenfläche einer Platte

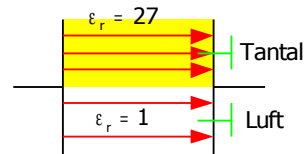
$$\epsilon_0 = 0,885 \cdot 10^{-11} \frac{As}{V} \quad \text{Feldkonstante des el. Feldes}$$

$\epsilon_r \triangleq$ relative Dielektrizitätszahl

$\epsilon_r (\text{Luft}) \approx 1$

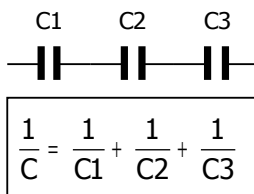
$\epsilon_r (\text{dest. Wasser}) \approx 80$

$\epsilon_r (\text{Tantal}) \approx 27$

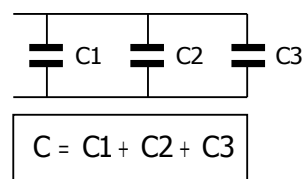


$$C = \epsilon_0 \cdot \epsilon_r \cdot \frac{A}{d}$$

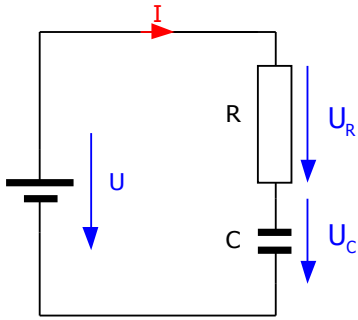
Reihenschaltung von Kondensatoren



Parallelschaltung von Kondensatoren



Ladungsvorgang beim Kondensator



$$\tau = R \cdot C \quad \tau \hat{=} \text{Zeitkonstante des RC-Glied}$$

Formeln Aufladung:

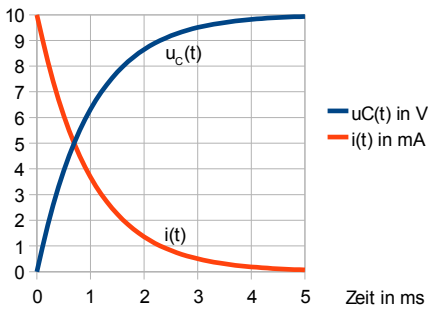
$$u_R(t) = U \cdot e^{-\frac{t}{\tau}}$$

$$u_C(t) = U \cdot (1 - e^{-\frac{t}{\tau}})$$

$$i(t) = \frac{U}{R} \cdot e^{-\frac{t}{\tau}}$$

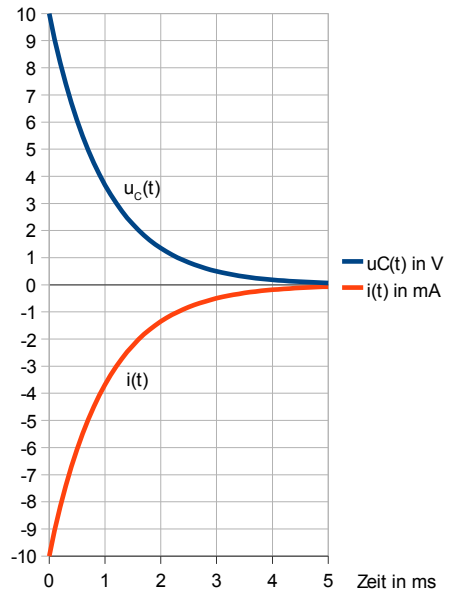
Aufladevorgang Kondensator

$u_C(t)$ in V, $R=1k\Omega$, $C=1\mu F$, $\tau=R \cdot C=1ms$
 $i(t)$ in mA

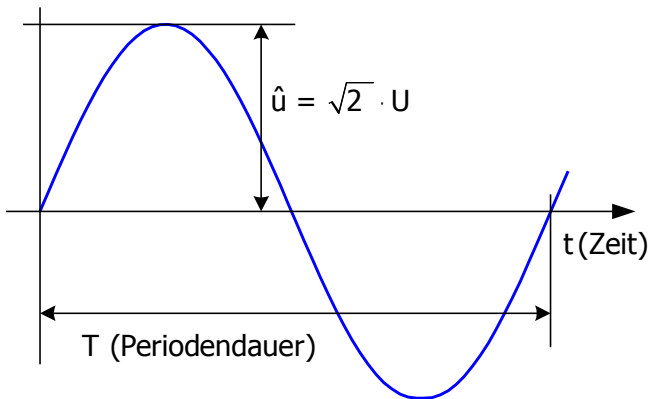


Entladevorgang Kondensator

$u_C(t)$ in V, $R=1k\Omega$, $C=1\mu F$, $\tau=R \cdot C=1ms$
 $i(t)$ in mA



Wechselstrom



f (Frequenz) [Hz]

$$T = \frac{1}{f} \quad [\text{s}]$$

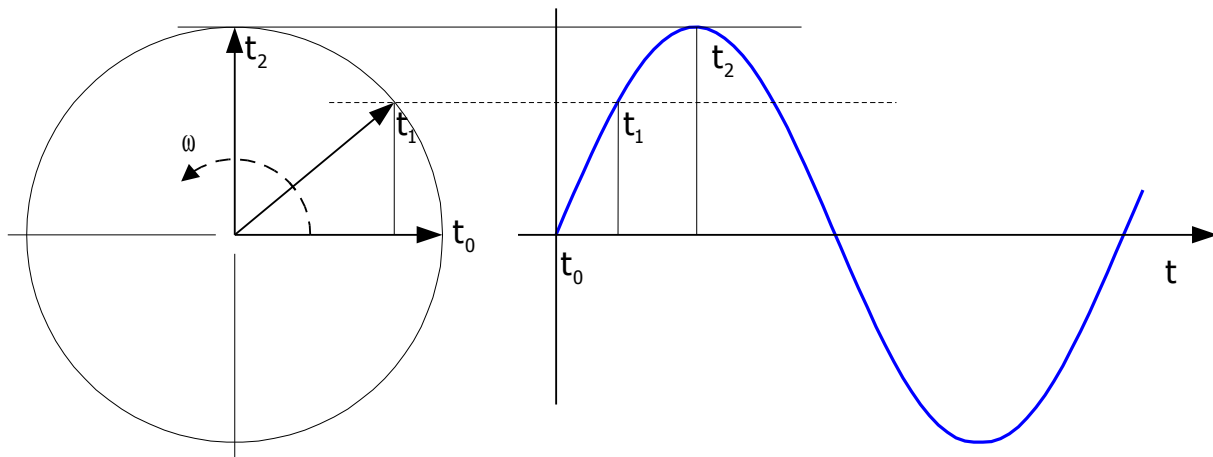
$\hat{u} \triangleq$ Scheitelwert bzw. Amplitude

$\omega = 2 \cdot \pi \cdot f \triangleq$ Kreisfrequenz [Hz]

$U = U_{\text{eff}}$ (Effektivwert)

Zeigerdarstellung

Sinusförmige Wechselgrößen können durch einen (im **Gegenuhrzeigersinn**) drehenden Zeiger dargestellt werden. Die Zeigerlänge entspricht dem Scheitelwert die Drehfrequenz der Kreisfrequenz der Wechselgröße.

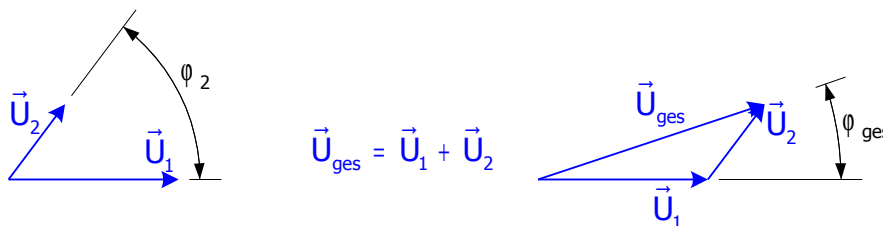


mit diesem rotierenden Zeiger können die Augenblickswerte für jeden Zeitpunkt ermittelt werden.

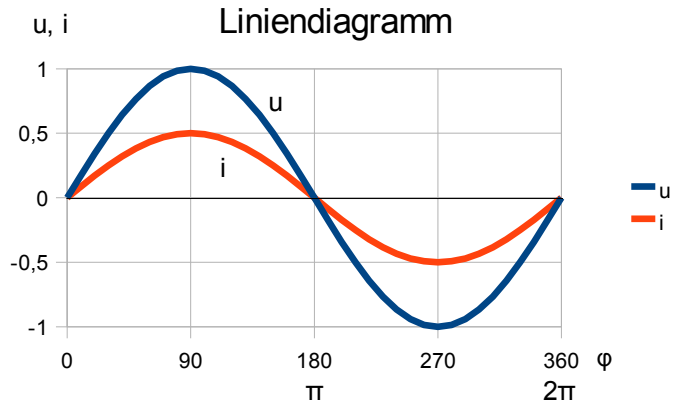
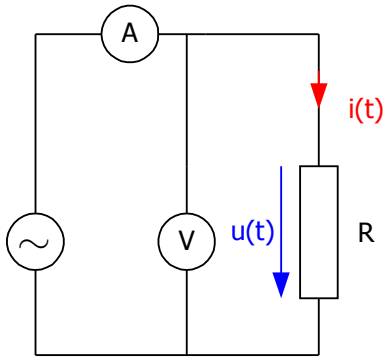
In der Praxis sind jedoch häufig die **zeitunabhängigen** Effektivwerte von Bedeutung. Sie lassen sich durch **nicht** rotierende Zeiger darstellen. Die Zeigerlänge entspricht dann dem Effektivwert der Wechselgröße - der Winkel entspricht der Phasenverschiebung gegenüber einem (meist willkürlich gewählten) Zeitnullpunkt.

Mit diesen Zeigern lassen sich elektrische Wechselgrößen (Spannungen, Ströme und Leistungen) die gegeneinander phasenverschoben sind, leicht addieren und subtrahieren. Voraussetzung ist, dass die zu verknüpfenden Größen **sinusförmig** sind und die **gleiche Frequenz** haben.

Beispiel (grafische Addition durch Zeigerverschiebung)



Ohmscher Widerstand im Wechselstromkreis (Wirkwiderstand R)

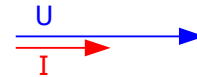


$$u(t) = \hat{u} \cdot \sin(\omega \cdot t) = \hat{u} \cdot \sin(2 \cdot \pi \cdot f \cdot t)$$

$$i(t) = \frac{u(t)}{R} = \frac{\hat{u}}{R} \cdot \sin(2\pi f \cdot t)$$

Strom und Spannung sind „in Phase“ (gemeinsame Nulldurchgänge).

Zeiger (Effektivwerte)

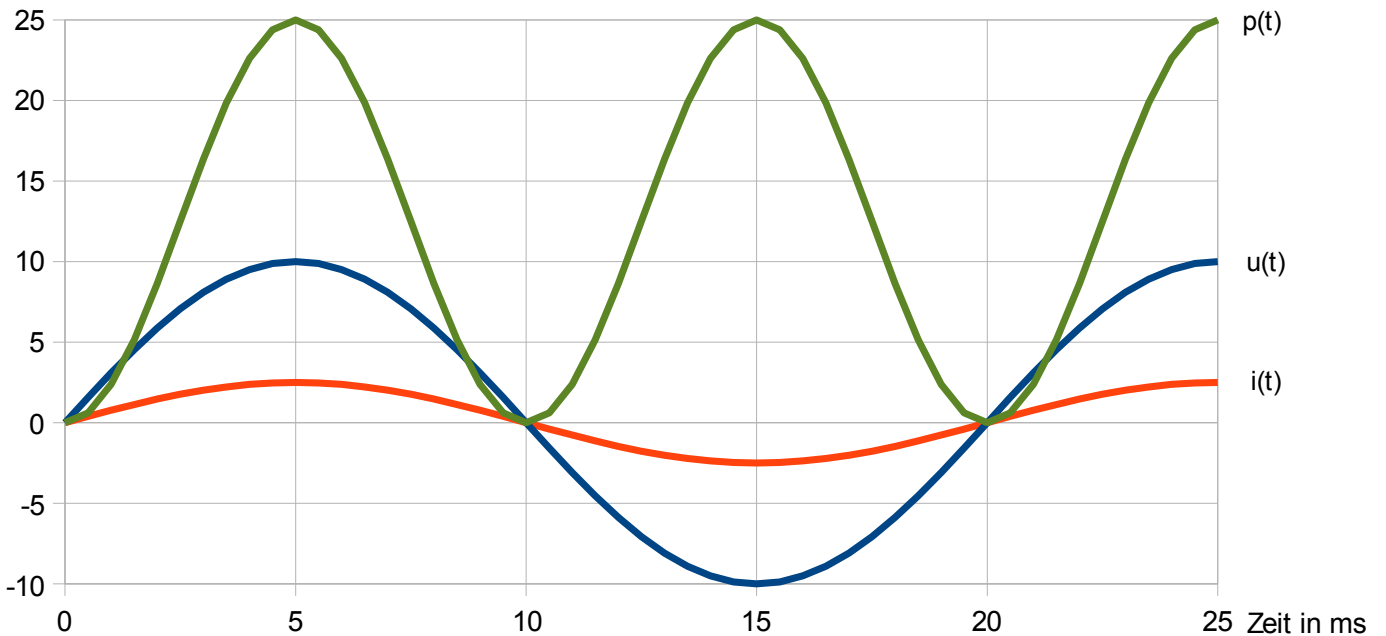


Beispiel:

u(t) in V
i(t) in A
p(t) in W

u(t), i(t), p(t) am Wirkwiderstand R

$\hat{u}=10V, R=4\Omega, f=50Hz$

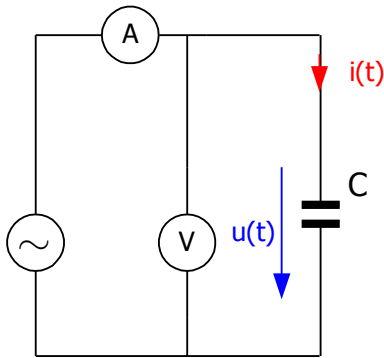


Strom, Spannung und Leistungsschwingung am Widerstand

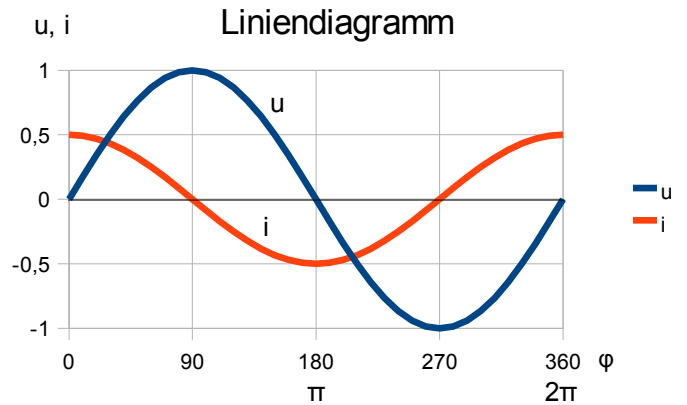
Kapazität im Wechselstromkreis

X_C kapazitiver Blindwiderstand

$$X_C = \frac{1}{2 \cdot \pi \cdot f \cdot C}$$

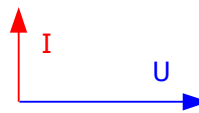


$$u(t) = \hat{u} \cdot \sin(2\pi f \cdot t)$$



Strom und Spannung sind „phasenverschoben“ (der Strom verläuft 90° „voreilend“).

Zeiger (Effektivwerte):

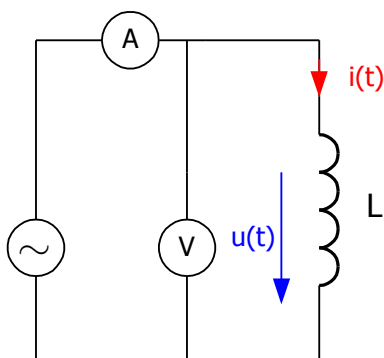


$$i(t) = \frac{\hat{u}}{X_C} \cdot \sin\left(2\pi f \cdot t + \frac{\pi}{2}\right)$$

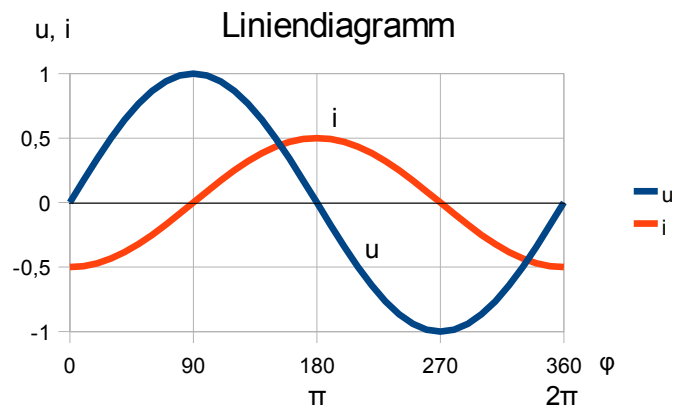
Induktivität im Wechselstromkreis

X_L Induktiver Blindwiderstand

$$X_L = 2 \cdot \pi \cdot f \cdot L$$

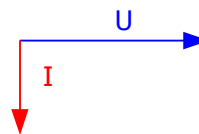


$$u(t) = \hat{u} \cdot \sin(2\pi f \cdot t)$$



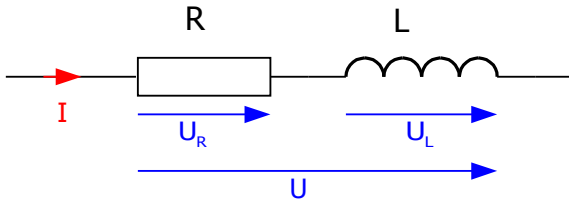
Strom und Spannung sind „phasenverschoben“ (der Strom verläuft 90° „nacheilend“).

Zeiger (Effektivwerte):



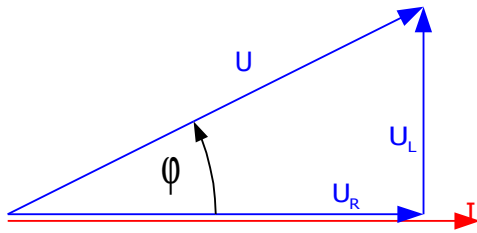
$$i(t) = \frac{\hat{u}}{X_L} \cdot \sin\left(2\pi f \cdot t - \frac{\pi}{2}\right)$$

Reihenschaltung R (Wirkwiderstand) und X_L (induktiver Blindwiderstand)



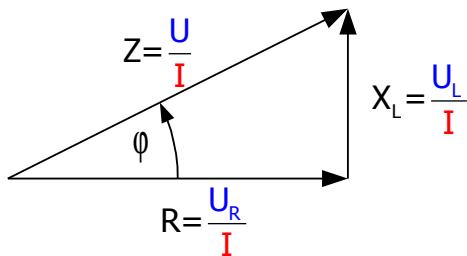
X_L	Induktiver Blindwiderstand	$[X_L] = \Omega$
	$X_L = 2 \cdot \pi \cdot f \cdot L$	
Z	Scheinwiderstand	$[Z] = \Omega$
U	Gesamtspannung	
I	Strom	

Spannungsdreieck



$\vec{U} = \vec{U}_R + \vec{U}_L$	$U_R = U \cdot \cos \varphi$
$U^2 = U_R^2 + U_L^2$	$U_L = U \cdot \sin \varphi$
$U = \sqrt{U_R^2 + U_L^2}$	$U_R = I \cdot R$
	$U_L = I \cdot X_L$

Widerstandsdreieck

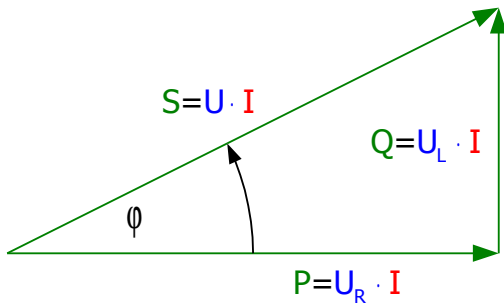


Normierung mit I (ähnliches Dreieck)

$\vec{Z} = \vec{R} + \vec{X}_L$	$R = Z \cdot \cos \varphi$
$Z^2 = R^2 + X_L^2$	$X_L = Z \cdot \sin \varphi$
$Z = \sqrt{R^2 + X_L^2}$	$Z = \frac{U}{I}$

$\cos \varphi =$ Wirkleistungsfaktor

Leistungsdreieck

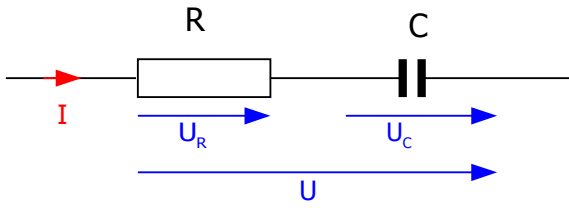


Normierung mit 1/I (ähnliches Dreieck)

$\vec{S} = \vec{P} + \vec{Q}_L$	$P = S \cdot \cos \varphi$
$S^2 = P^2 + Q_L^2$	$Q_L = S \cdot \sin \varphi$
$S = \sqrt{P^2 + Q_L^2}$	$S = U \cdot I$

S	Scheinleistung	$[S] = V \cdot A$
P	Wirkleistung	$[P] = W$
Q	Blindleistung	$[Q] = \text{var}$

Reihenschaltung R (Wirkwiderstand) und X_C (kapazitiver Blindwiderstand)



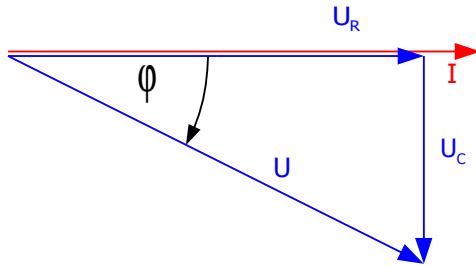
X_C

Kapazitiver Blindwiderstand

$[X_C] = \Omega$

$$X_C = \frac{1}{2 \cdot \pi \cdot f \cdot C}$$

Spannungsdreieck



$$\vec{U} = \vec{U}_R + \vec{U}_C$$

$$U_R = U \cdot \cos \varphi$$

$$U^2 = U_R^2 + U_C^2$$

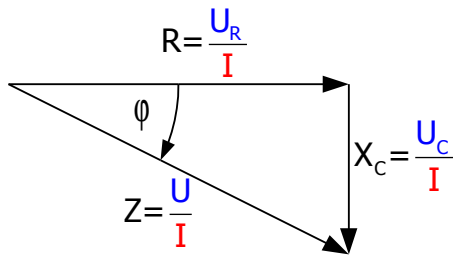
$$U_C = U \cdot \sin \varphi$$

$$U = \sqrt{U_R^2 + U_C^2}$$

$$U_R = I \cdot R$$

$$U_C = I \cdot X_C$$

Widerstandsdreieck



$$\vec{Z} = \vec{R} + \vec{X}_C$$

$$R = Z \cdot \cos \varphi$$

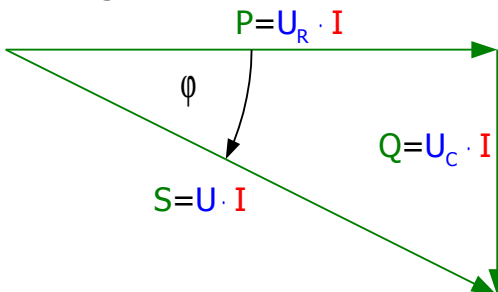
$$Z^2 = R^2 + X_C^2$$

$$X_C = Z \cdot \sin \varphi$$

$$Z = \sqrt{R^2 + X_C^2}$$

$$Z = \frac{U}{I}$$

Leistungsdreieck



$$\vec{S} = \vec{P} + \vec{Q}_C$$

$$P = S \cdot \cos \varphi$$

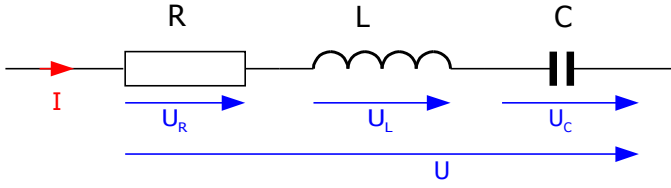
$$S^2 = P^2 + Q_C^2$$

$$Q_C = S \cdot \sin \varphi$$

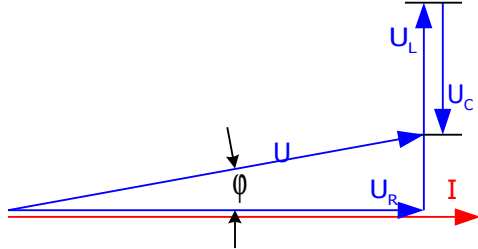
$$S = \sqrt{P^2 + Q_C^2}$$

$$S = U \cdot I$$

Reihenschaltung R, X_L und X_C (RLC - Reihenschwingkreis)



Spannungsdreieck



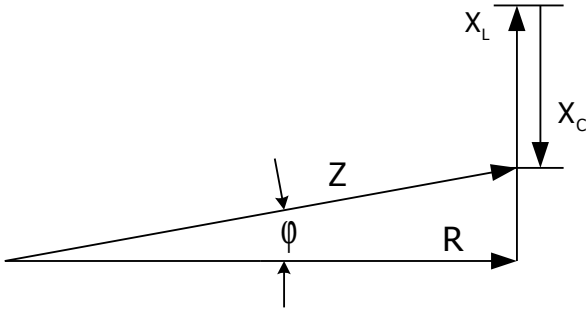
$$\bar{U} = \bar{U}_R + \bar{U}_L + \bar{U}_C$$

$$U^2 = U_R^2 + (U_L - U_C)^2$$

$$U = \sqrt{U_R^2 + (U_L - U_C)^2}$$

$$U_R = U \cdot \cos \varphi$$

Widerstandsdreieck



$$\bar{Z} = \bar{R} + \bar{X}_L + \bar{X}_C$$

$$Z^2 = R^2 + (X_L - X_C)^2$$

$$X_L = 2 \cdot \pi \cdot f \cdot L$$

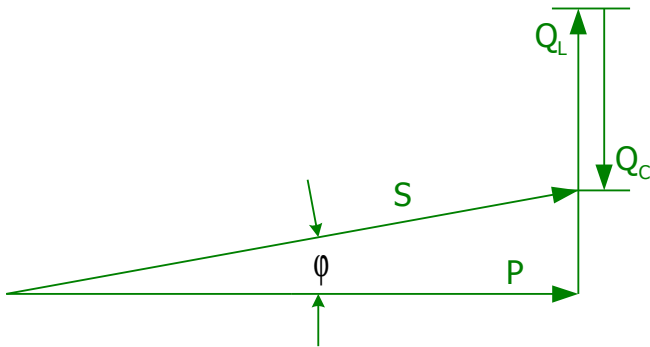
$$Z = \sqrt{R^2 + (X_L - X_C)^2}$$

$$X_C = \frac{1}{2 \cdot \pi \cdot f \cdot C}$$

$$R = Z \cdot \cos \varphi$$

$$X = Z \cdot \cos \varphi$$

Leistungsdreieck



$$\bar{S} = \bar{P} + \bar{Q}_L + \bar{Q}_C$$

$$S^2 = P^2 + (Q_L - Q_C)^2$$

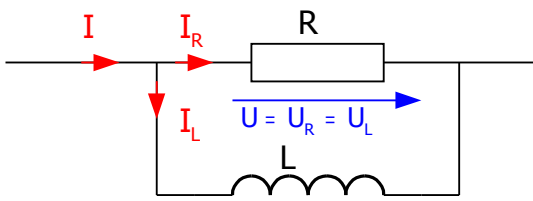
$$S = \sqrt{P^2 + (Q_L - Q_C)^2}$$

$$S = U \cdot I$$

$$P = S \cdot \cos \varphi$$

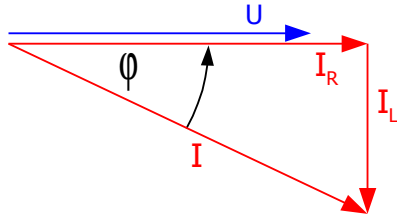
$$Q = S \cdot \sin \varphi$$

Parallelschaltung R und X_L



- L Induktivität
- I_L Spulenstrom (Blindstrom)
- I_R Wirkstrom
- I Gesamtstrom
- U Gesamtspannung
- Z Scheinwiderstand

Zeigerdiagramm der Ströme



$$\vec{I} = \vec{I}_R + \vec{I}_L$$

$$I_R = I \cdot \cos \varphi$$

$$I^2 = I_R^2 + I_L^2$$

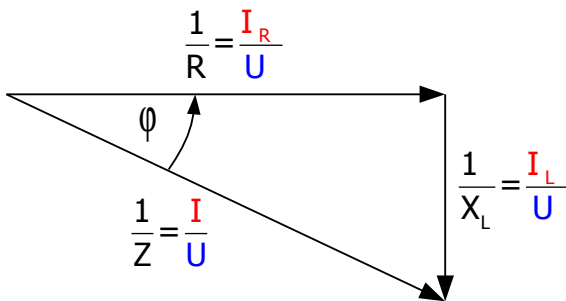
$$I_L = I \cdot \sin \varphi$$

$$I = \sqrt{I_R^2 + I_L^2}$$

$$I_R = \frac{U}{R}$$

$$I_L = \frac{U}{X_L}$$

Leitwertsdreieck



Normierung mit 1/U (ähnliches Dreieck)

$$\frac{1}{Z} = \frac{1}{R} + \frac{1}{X_L}$$

$$\frac{1}{Z^2} = \frac{1}{R^2} + \frac{1}{X_L^2}$$

$$\frac{1}{Z} = \sqrt{\frac{1}{R^2} + \frac{1}{X_L^2}}$$

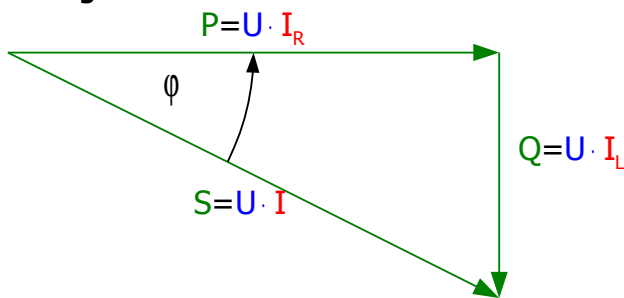
$$\frac{1}{Z} = \frac{I}{U}$$

$$\cos \varphi = \frac{Z}{R}$$

$$\sin \varphi = \frac{Z}{X_L}$$

$$\text{Leitwert} = \frac{1}{\text{Widerstand}}$$

Leistungsdreieck



$$\vec{S} = \vec{P} + \vec{Q}_L$$

$$P = S \cdot \cos \varphi$$

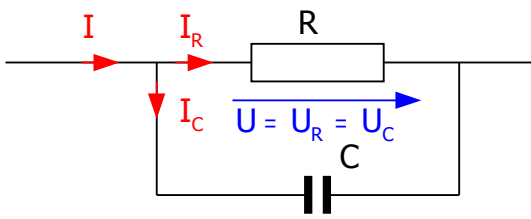
$$S^2 = P^2 + Q_L^2$$

$$Q_L = S \cdot \sin \varphi$$

$$S = \sqrt{P^2 + Q_L^2}$$

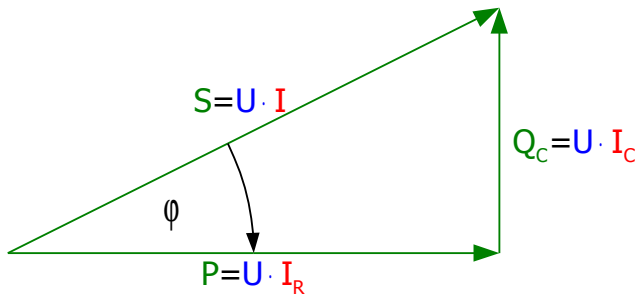
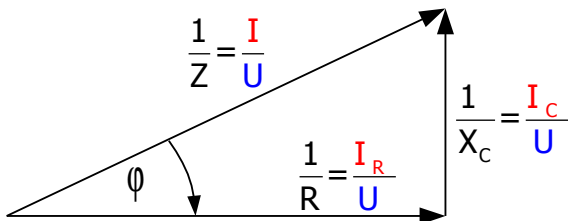
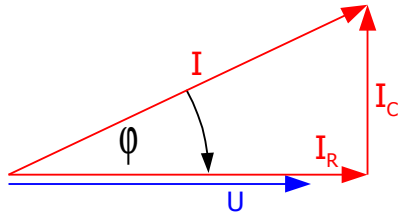
$$S = U \cdot I$$

Parallelschaltung R und X_C



- C Kapazität
- I_C Kondensatorstrom (Blindstrom)
- I_R Wirkstrom
- I Gesamtstrom
- U Gesamtspannung

Zeigerdiagramm der Ströme



$$\vec{I} = \vec{I}_R + \vec{I}_C$$

$$I_R = I \cdot \cos \varphi$$

$$I^2 = I_R^2 + I_C^2$$

$$I_C = I \cdot \sin \varphi$$

$$I = \sqrt{I_R^2 + I_C^2}$$

$$I_R = \frac{U}{R}$$

$$I_C = \frac{U}{X_C}$$

$$\frac{1}{Z} = \frac{1}{R} + \frac{1}{X_C}$$

$$\frac{1}{Z^2} = \frac{1}{R^2} + \frac{1}{X_C^2}$$

$$\frac{1}{Z} = \sqrt{\frac{1}{R^2} + \frac{1}{X_C^2}}$$

$$\frac{1}{Z} = \frac{I}{U}$$

$$\vec{S} = \vec{P} + \vec{Q}_L$$

$$P = S \cdot \cos \varphi$$

$$S^2 = P^2 + Q_L^2$$

$$Q_L = S \cdot \sin \varphi$$

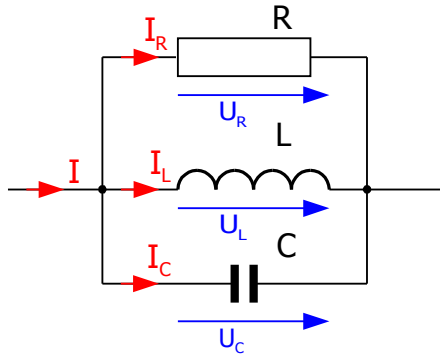
$$S = \sqrt{P^2 + Q_L^2}$$

$$S = U \cdot I$$

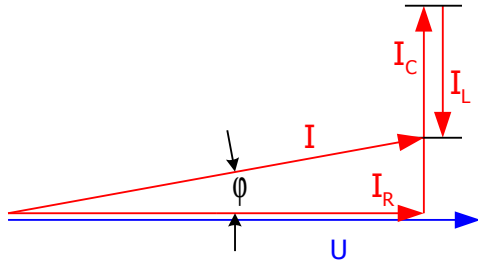
$$\frac{1}{X_L} = \frac{1}{Z} \cdot \sin \varphi$$

$$\frac{1}{R} = \frac{1}{Z} \cdot \cos \varphi$$

Parallelschaltung R, X_L und X_C (RLC - Parallelschwingkreis)



Abhängig von der Frequenz kann die Schaltung induktiv, kapazitiv oder als ohmscher Widerstand wirken.



$$\bar{U} = \bar{U}_R = \bar{U}_L = \bar{U}_C \text{ gemeinsame Spannung}$$

$$\bar{I} = \bar{I}_R + \bar{I}_L + \bar{I}_C$$

$$I^2 = I_R^2 + (I_L - I_C)^2$$

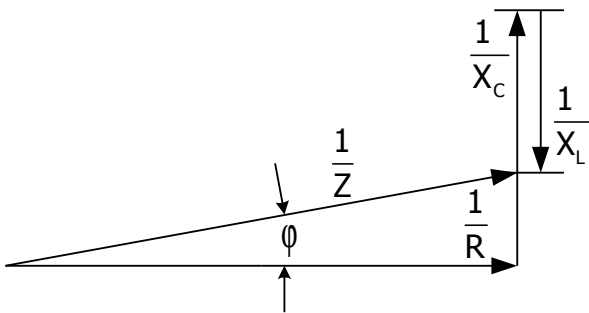
$$I = \sqrt{I_R^2 + (I_L - I_C)^2}$$

$$I_R = I \cdot \cos \varphi$$

$$\frac{1}{\bar{Z}} = \frac{1}{\bar{R}} + \frac{1}{\bar{X}_L} + \frac{1}{\bar{X}_C}$$

$$\frac{1}{Z^2} = \frac{1}{R^2} + \left(\frac{1}{X_L} - \frac{1}{X_C} \right)^2$$

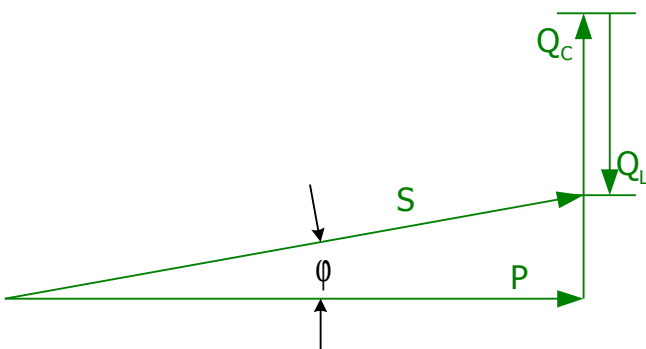
$$\frac{1}{Z} = \sqrt{\left(\frac{1}{R} \right)^2 + \left(\frac{1}{X_L} - \frac{1}{X_C} \right)^2}$$



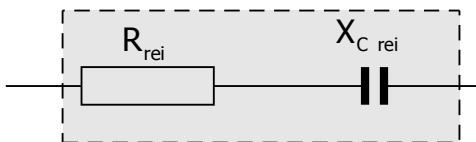
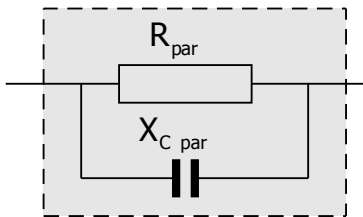
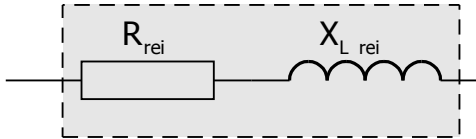
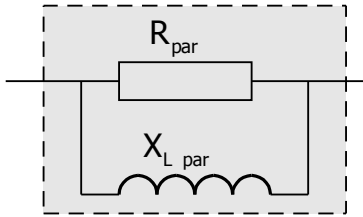
Formeln s. Reihenschaltung RLC.

Induktive und kapazitive Blindleistung sind um 180° phasenverschoben → sie kompensieren sich (wenn Q_C = Q_L → vollständige Kompensation).

Die Scheinleistung S ist eine reine Rechengröße die nicht direkt gemessen werden kann.



Äquivalente Schaltungen



Reihen und Parallelschaltung sind nur dann elektrisch gleichwertig, wenn ihre Scheinwiderstände in Betrag und Phasenlage übereinstimmen!

$$Z_{\text{par}} = Z_{\text{rei}} \quad \text{und} \quad \varphi_{\text{par}} = \varphi_{\text{rei}}$$

→ die Umrechnung ist immer nur für eine bestimmte Frequenz zulässig.

$$Z_{\text{par}}^2 = Z_{\text{rei}}^2 = Z^2 = R_{\text{rei}} \cdot R_{\text{par}}$$

$$Z^2 = X_{L \text{ rei}} \cdot X_{L \text{ par}}$$

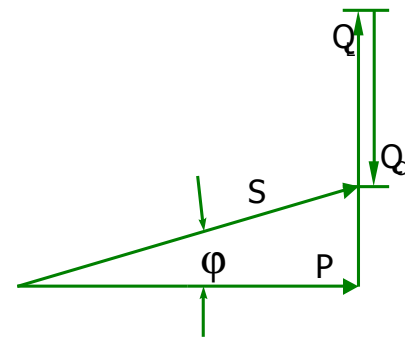
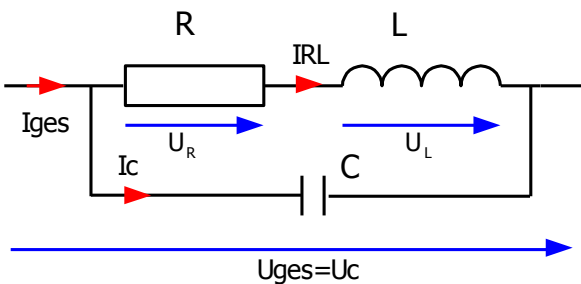
$$Z^2 = X_{C \text{ rei}} \cdot X_{C \text{ par}}$$

Schaltungsumwandlungen könne die Berechnung der Werte für Z_{ges} , U_{ges} oder I_{ges} erleichtern

→ zur Bestimmung Teilgrößen (I_n , U_n ...) in bestimmten Leitungsabschnitten muss in die ursprüngliche Schaltung zurück gewandelt werden.

Blindleistungs-Kompensation

Leistungsfaktor $\cos \varphi = \frac{P}{S}$, wobei φ der Winkel zwischen U_{ges} und I_{ges} ist

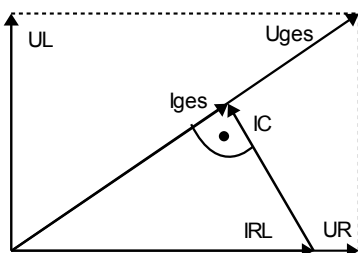


$$S^2 = P^2 + (Q_L - Q_C)^2$$

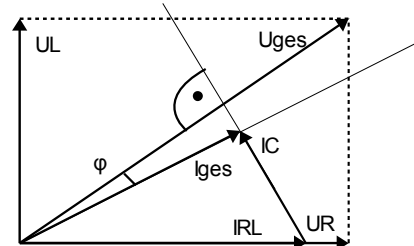
wobei ($P=P_1+P_2+\dots$), ($Q_C=Q_{C1}+Q_{C2}+\dots$), ($Q_L=Q_{L1}+Q_{L2}+\dots$)

Vollständige Kompensation

$Q_C = Q_L$
 $S = P$
 $\cos \varphi = 1$
 $Z = R$



Teilweise Kompensation



Siebschaltungen (passive Filter)

Grenzfrequenz:

Die Grenze zwischen Durchlass- und Sperrbereich ist durch die Grenzfrequenz festgelegt.

bei $f = f_g$ gilt :

$$U_a = \frac{U_e}{\sqrt{2}} = 0,707 \cdot U_e$$

$$U_R = U_C \quad \text{bzw.} \quad U_L = U_R$$

$$R = X_C \quad \text{bzw.} \quad X_L = R$$

$$P_a = \frac{P_e}{2}$$

Amplitudengang

Die Ausgangsspannung U_a ist in Abhängigkeit von der Frequenz stets kleiner (oder gleich) der Eingangsspannung U_e .

Das Verhältnis U_a/U_e wird als Amplitudengang bezeichnet.

$$\frac{U_a}{U_e} = \text{Amplitudengang} = f(\text{Frequenz})$$

Phasengang

Die Phasenverschiebung zwischen Ein- und Ausgangsspannung ist ebenfalls frequenzabhängig und wird als Phasengang bezeichnet.

$$\angle U_a, U_e = \text{Phasengang} = f(\text{Frequenz})$$

Verstärkungsmaß

Die Dämpfung (Verstärkung) der Eingangsspannung wird oft im Verstärkungsmaß a angegeben.

$$a = \left| \frac{U_a}{U_e} \right|_{\text{dB}} = 20 \cdot \log \left(\frac{U_a}{U_e} \right)$$

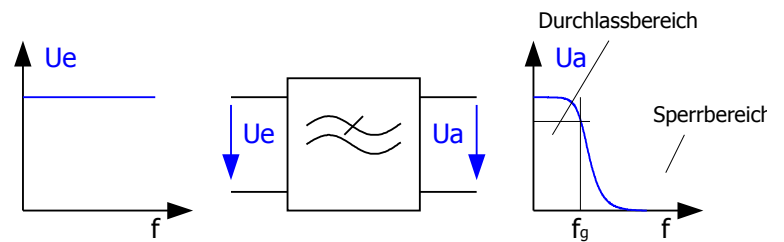
[a] = dB (Dezibel)

Beispiele:

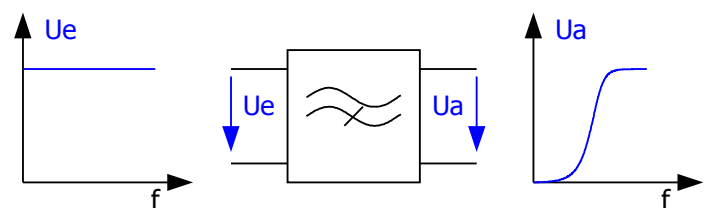
$$\frac{U_a}{U_e} = \frac{1}{\sqrt{2}} \quad \text{Verstärkung} \Rightarrow \left| \frac{U_a}{U_e} \right|_{\text{dB}} = 20 \cdot \log(0,707) = -3\text{dB (Dezibel)}$$

$$\frac{U_a}{U_e} = \frac{1}{10} \quad \text{Verstärkung} \Rightarrow \left| \frac{U_a}{U_e} \right|_{\text{dB}} = 20 \cdot \log(0,1) = -20\text{dB (Dezibel)}$$

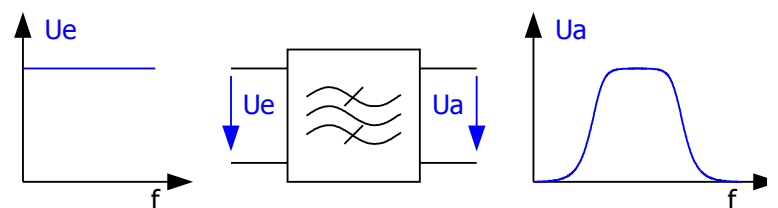
Tiefpass



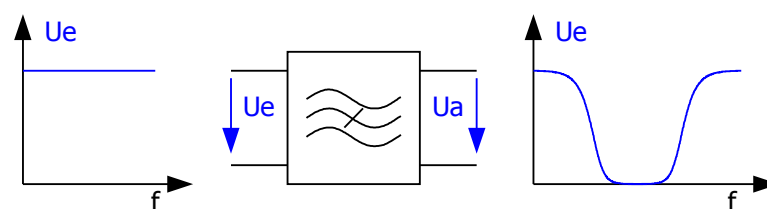
Hochpass



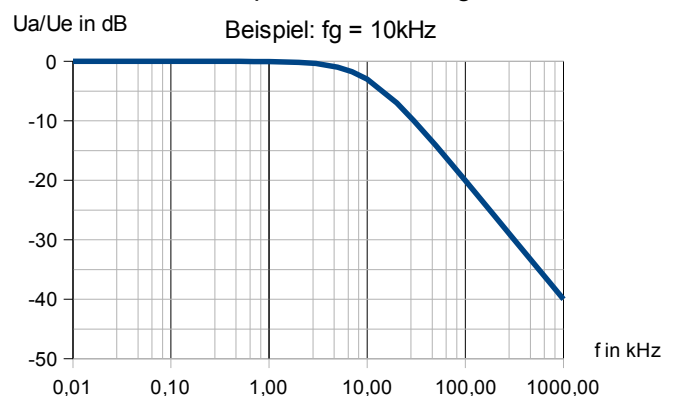
Bandpass



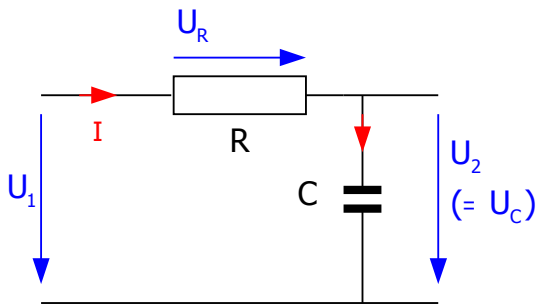
Bandsperr



Tiefpass: Verstärkung in dB



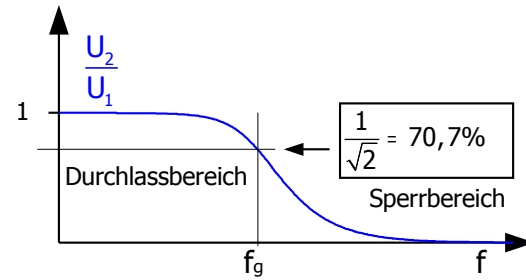
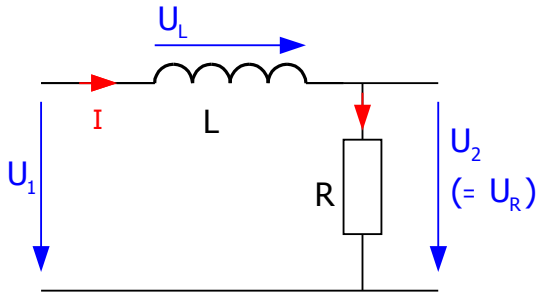
RC- und LR-Tiefpässe



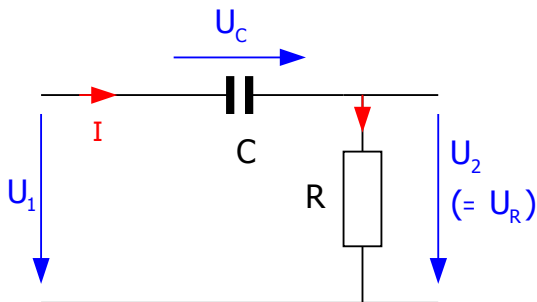
Grenzfrequenz

$$f_G = \frac{1}{2 \cdot \pi \cdot R \cdot C} \quad (\text{RC-Tiefpass})$$

$$f_G = \frac{1}{2 \cdot \pi \cdot \frac{L}{R}} \quad (\text{RL-Tiefpass})$$

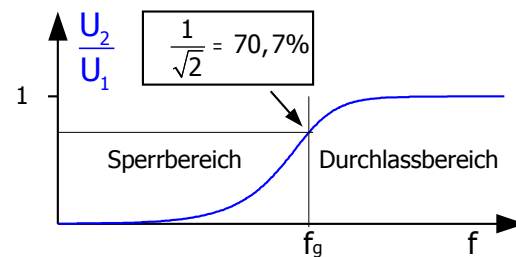
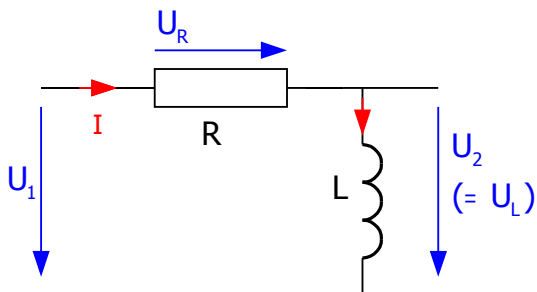


CR- und RL-Hochpässe

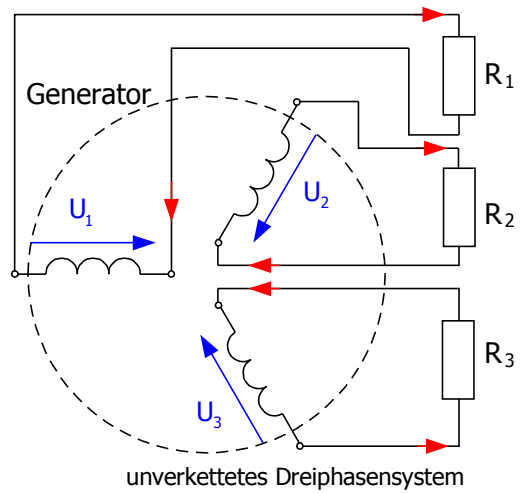
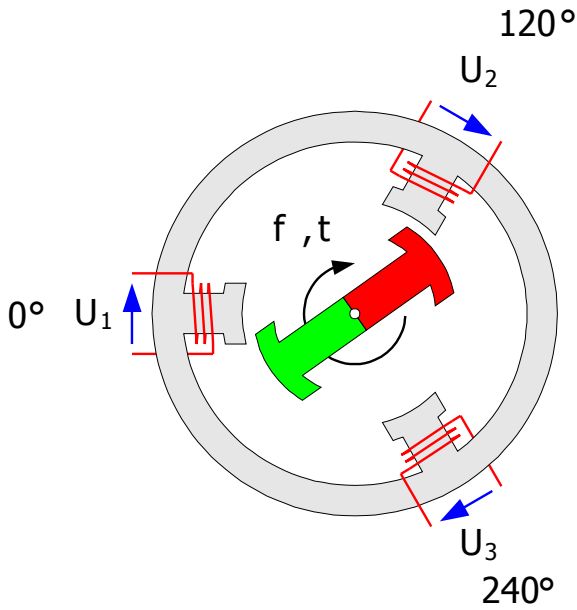


$$f_G = \frac{1}{2 \cdot \pi \cdot R \cdot C} \quad (\text{RC-Hochpass})$$

$$f_G = \frac{1}{2 \cdot \pi \cdot \frac{L}{R}} \quad (\text{RL-Hochpass})$$



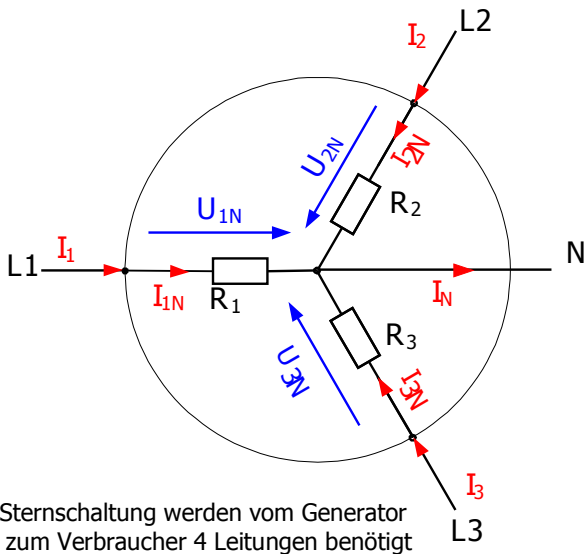
Dreiphasiger Wechselstrom



Das unverkettete Dreiphasensystem benötigt für die Energieübertragung bis zum Verbraucher 6 Leitungen

Sternschaltung:

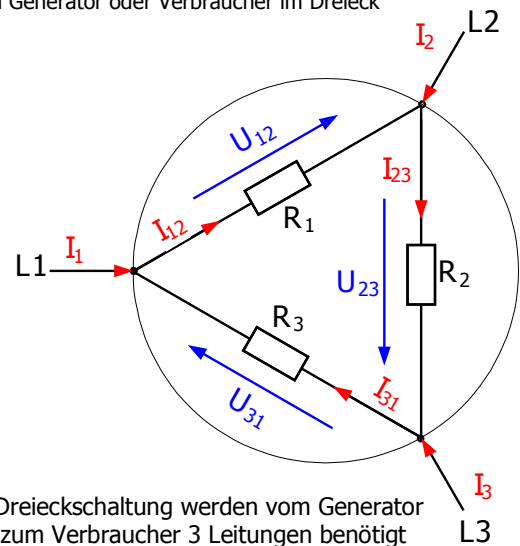
Verschalten (verketteten) von Generator oder Verbraucher im Stern



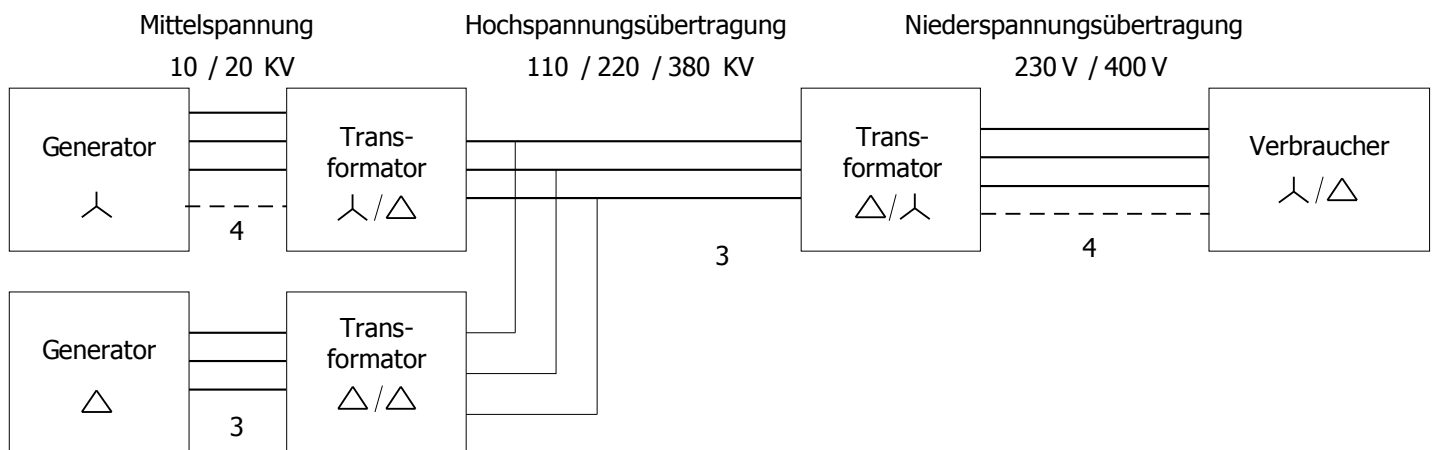
In Sternschaltung werden vom Generator bis zum Verbraucher 4 Leitungen benötigt

Dreieckschaltung:

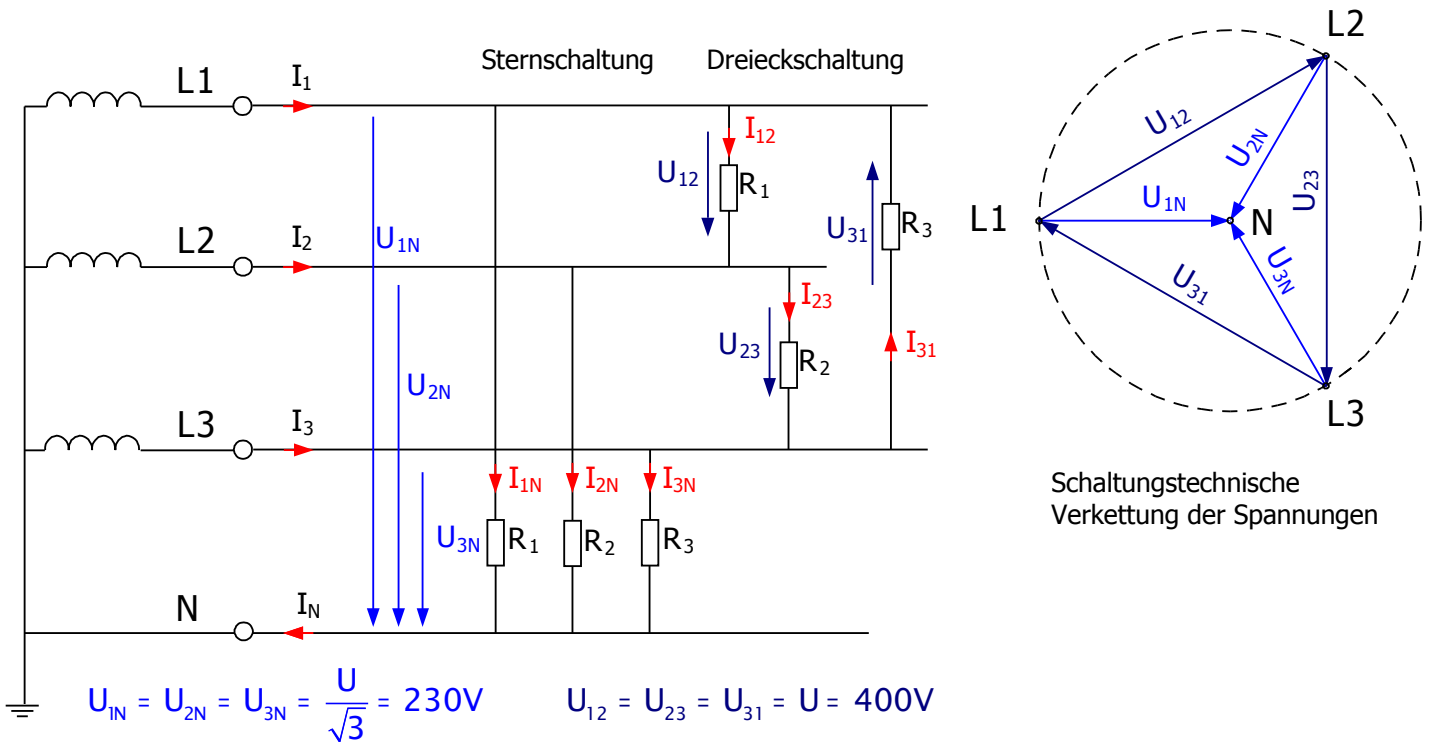
Verschalten (verketteten) von Generator oder Verbraucher im Dreieck



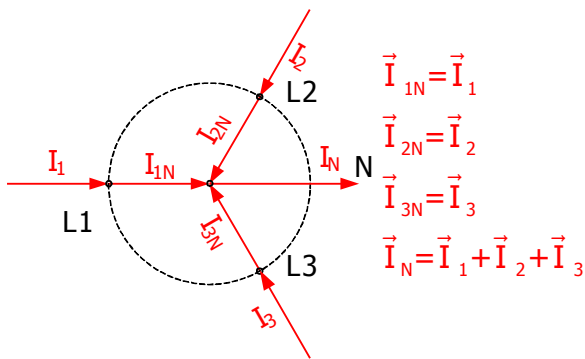
In Dreieckschaltung werden vom Generator bis zum Verbraucher 3 Leitungen benötigt



Symmetrisches Dreiphasensystem

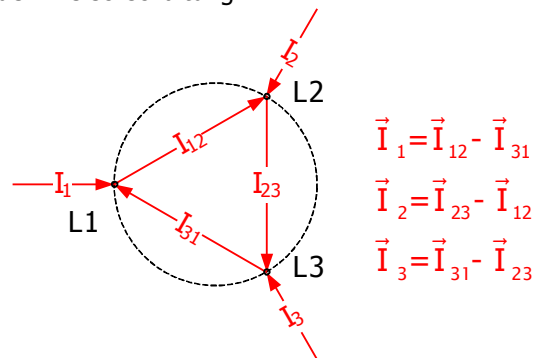


Ströme in der Sternschaltung



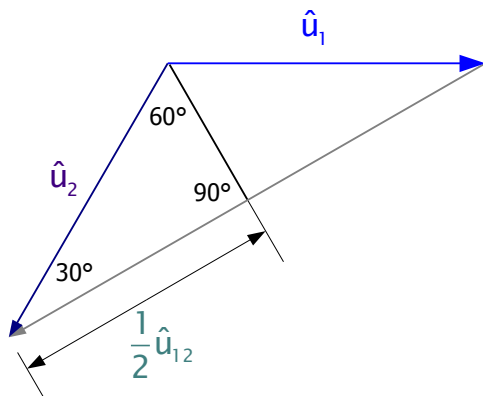
$I_{1N}, I_{2N}, I_{3N} \triangleq$ Strangströme
 $I_1, I_2, I_3 \triangleq$ (Außen-)Leiterströme

Ströme in der Dreieckschaltung



Bei symmetrischer Belastung gilt (analog zu den Spannungen) für die Ströme:

$I_1 = I_2 = I_3 = \sqrt{3} \cdot I_{Str}$
 $I_{12}, I_{23}, I_{31} \triangleq$ Strangströme



Verkettungsfaktor

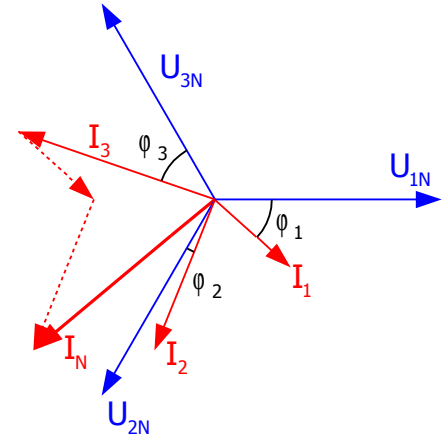
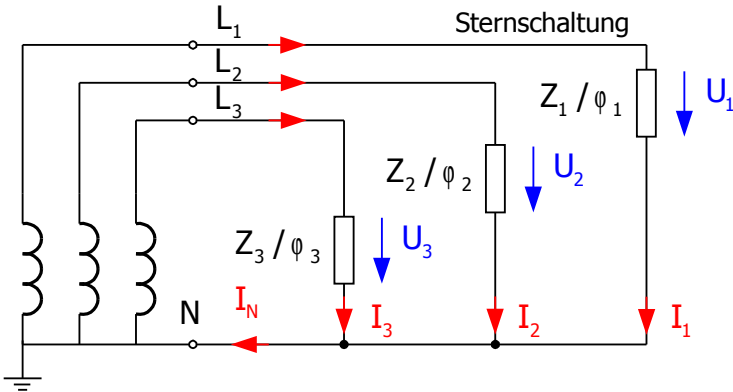
$\cos 30^\circ = \frac{1}{2} \sqrt{3} = \frac{1}{2} \frac{\hat{u}_{12}}{\hat{u}_2} \Rightarrow \sqrt{3} = \frac{\hat{u}_{12}}{\hat{u}_2} = \frac{U_{12}}{U_2}$

$U_\lambda = \frac{U_\Delta}{\sqrt{3}}$

$230V = \frac{400V}{\sqrt{3}}$

Verkettetes Dreiphasensystem

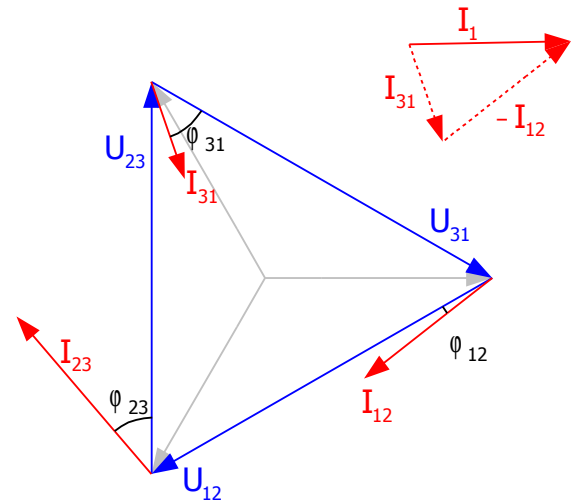
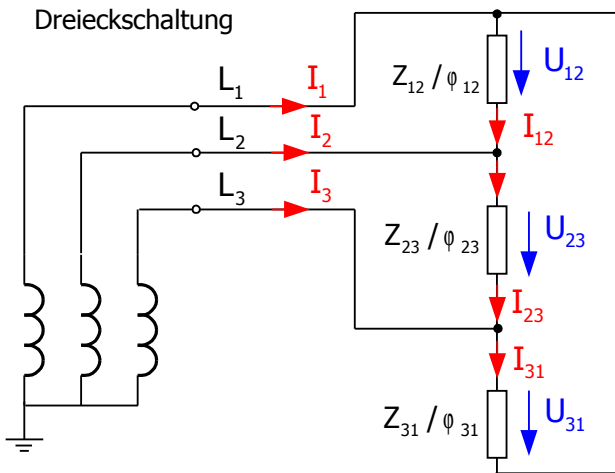
Beispiel:



- Durch Verkettung der drei Systeme werden 2 (Rück-)Leitungen eingespart.
- Sternpunkt von Generator (Quelle) und Verbraucher werden durch den **Neutralleiter** verbunden
- Zwischen den **Außenleitern** (L1,L2,L3) entstehen eine verkettete Spannung (U12, U23 und U31)
- Die verketteten Spannungen sind untereinander ebenfalls 120° phasenverschoben.

$$u_{12}(t) = \sqrt{3} \cdot \hat{u}_1 \cdot \sin(2 \cdot \pi \cdot f \cdot t - \frac{\pi}{6}) \quad U_{12} = \sqrt{3} \cdot U_1$$

Beispiel:



Digitaltechnik (Begriffe)

Schaltalgebra (auch boolesche Algebra)	Liefert die <u>mathematischen Grundlagen</u> der Digitaltechnik. Sie beschreibt das Verhalten von Funktionen mit binären Variablen
Schaltfunktionen (logische Funktionen)	Diese Gleichungen dienen der mathematischen Beschreibung digitaler Schaltungen
KV-Tafeln (Karnaugh und Veitch)	Grafisches Hilfsmittel, das zur Minimierung von Schaltfunktionen benutzt wird und nach den Erfindern benannt wurde
Gatter (Verknüpfungsbausteine)	Digitaler Schaltkreis, in dem eine logische Verknüpfung zwischen Ein- und Ausgangssignal stattfindet.
Schaltnetze (kombinatorische Schaltung)	Schaltungen, die kein Speicherverhalten aufweisen (abgesehen von Laufzeiteffekten zeigen diese Schaltungen kein Zeitverhalten).
Schaltwerke	Schaltungen mit Speichern (Flipflops) (Zeitverhalten)

Zahlensysteme

Die Anzahl der Zeichen (**Zeichenvorrat**) und das Bildungsgesetz (**Codierung**) bestimmen ein Zahlensystem.

Das „übliche“ dezimale Zahlensystem basiert auf 10 unterschiedlichen Zeichen (Ziffern 0...9) – man spricht von der **Basis 10** – und hat folgendes Bildungsgesetz:

$$N = \sum_{i=0}^n a_i \cdot 10^i$$

Dualzahlen haben „nur“ 2 unterschiedliche Zeichen (0, 1) → die **Basis** ist **2**:

$$N = \sum_{i=0}^n a_i \cdot 2^i$$

Das Hexadezimalsystem (Sedezimalsystem) unterscheidet 16 verschiedene Zeichen (0, 1, 2, ..., 9, **A, B, C, D, E, F**) → die **Basis** ist **16**:

$$N = \sum_{i=0}^n a_i \cdot 16^i$$

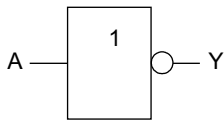
Zur eindeutigen Identifizierung ist es (bei der Verwendung unterschiedlicher Zahlensysteme) notwendig, dass diese gekennzeichnet werden!

1010**b** (Dualzahl – **binär**)
 1010**d** (Dezimalzahl – **dezimal**)
 1010**h** (Hexadezimalzahl – **hex..**)

auch: 1010_{bin}
 1010_{dez}
 1010_{hex}

Schaltalgebra (Verknüpfungsregeln)

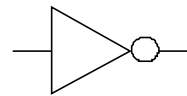
NOT (Negation)



$$\begin{aligned}
 Y &= !A \\
 Y &= \text{NOT } A \\
 Y &= /A \\
 Y &= \overline{A} \\
 Y &= \neg A
 \end{aligned}$$

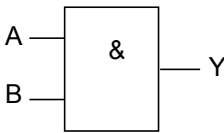
A	Y
0	1
1	0

auch zulässig:



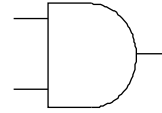
Negation / Complement

AND (Konjunktion)



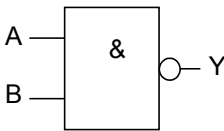
$$\begin{aligned}
 Y &= A \& B \\
 Y &= A \text{ AND } B \\
 Y &= A \cdot B \\
 Y &= A \wedge B
 \end{aligned}$$

B	A	Y
X	0	0
0	X	0
1	1	1



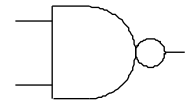
Eine UND Verknüpfung ist dann (und nur dann) high, wenn alle Eingänge high sind.

NAND

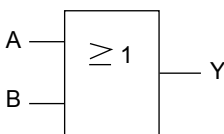


$$\begin{aligned}
 Y &= !(A \& B) \\
 Y &= \text{NOT}(A \text{ AND } B) \\
 Y &= /(A \cdot B) \\
 Y &= \overline{A \wedge B}
 \end{aligned}$$

B	A	Y
0	X	1
X	0	1
1	1	0

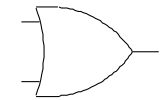


OR (Disjunktion)



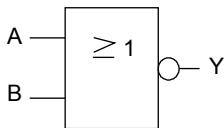
$$\begin{aligned}
 Y &= A + B \\
 Y &= A \text{ OR } B \\
 Y &= A + B \text{ (nicht in ABEL)} \\
 Y &= A \vee B
 \end{aligned}$$

B	A	Y
0	0	0
X	1	1
1	X	1



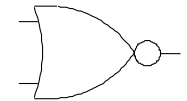
Eine ODER Verknüpfung ist dann (und nur dann) low, wenn alle Eingänge low sind

NOR

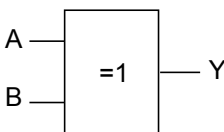


$$\begin{aligned}
 Y &= !(A + B) \\
 Y &= \text{NOT}(A \text{ OR } B) \\
 Y &= /(A + B) \\
 Y &= \overline{A \vee B}
 \end{aligned}$$

B	A	Y
0	0	1
X	1	0
1	X	0

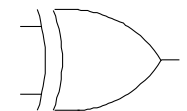


XOR (Antivalenz)

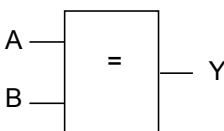


$$\begin{aligned}
 Y &= A \$ B \\
 Y &= A \text{ XOR } B \\
 Y &= A/B + /A/B \\
 Y &= A \oplus B
 \end{aligned}$$

B	A	Y
0	0	0
0	1	1
1	0	1
1	1	0



XNOR (Äquivalenz)



$$\begin{aligned}
 Y &= A !\$ B \\
 Y &= A \text{ XNOR } B \\
 Y &= AB + /A/B \\
 Y &= \overline{A \oplus B}
 \end{aligned}$$

B	A	Y
0	0	1
0	1	0
1	0	0
1	1	1



UND / ODER / NAND / NOR
XOR und NXOR

Verknüpfungen können beliebig viele Eingänge haben.
... nur 2 Eingänge.

Regeln für zwei und mehr Variablen

(AND $\triangleq \cdot$ / OR $\triangleq +$ / NOT $\triangleq !$)

Vertauschbarkeit (Kommutatives Gesetz)

$$\begin{aligned} A \cdot B \cdot C &= A \cdot C \cdot B = C \cdot A \cdot B = \dots \\ A + B + C &= A + C + B = C + A + B = \dots \end{aligned}$$

die Reihenfolge ist beliebig!

Vereinigung (Assoziatives Gesetz / Verbindung)

$$\begin{aligned} A \cdot (B \cdot C) &= (A \cdot C) \cdot B = C \cdot A \cdot B = \dots \\ A + (B + C) &= (A + C) + B = C + A + B = \dots \end{aligned}$$

Größen, die durch gleiche Operation verknüpft sind können durch Klammern beliebig zusammengefasst werden

Eine gemeinsame Variable kann ausgeklammert werden (sowohl bei AND als auch bei OR)

Verteilung, Auflösung (Distributives Gesetz)

$$(A \cdot B) + (A \cdot C) = A \cdot (B + C)$$

Wenn **keine** Klammern gesetzt sind, gilt: **AND vor OR**

$$(A \cdot B) + (A \cdot C) = A \cdot B + A \cdot C$$

Absorptionsgesetze

$$\begin{aligned} A + A \cdot B &= A \\ A \cdot (A + B) &= A \\ A \cdot (!A + B) &= A \cdot B \\ A + !A \cdot B &= A + B \\ (A \cdot B) + (A \cdot !B) &= A \\ (A + B) \cdot (A + !B) &= A \end{aligned}$$

Sind **keine Klammern** gesetzt gilt folgende Reihenfolge:

Priorität (Reihenfolge der Verknüpfungen))

1. Negation (NOT)
2. Konjunktion (AND)
3. Disjunktion (OR)

Negationsregel (de Morgan)

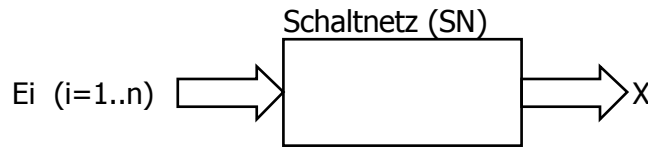
Eine NAND-Verknüpfung kann durch eine OR-Verknüpfung ersetzt werden, wenn alle Eingänge negiert werden.

$$\begin{aligned} !(A \cdot B \cdot C) &= !A + !B + !C \\ !(A + B + C) &= !A \cdot !B \cdot !C \end{aligned}$$

Dasselbe gilt **entsprechend** für NOR

Schaltnetze

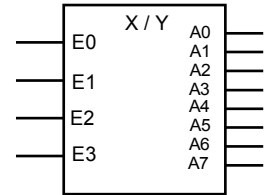
Definition Schaltnetz: Der Ausgang ist eine direkte und unverzögerte Funktion der Eingänge:
 $X = f(E_i) \Rightarrow$ Das Eingangsmuster E_i legt direkt den Ausgang fest.



Ausgangsvariable von Schaltnetzen werden häufig „kombinatorische Ausgänge“ genannt.

Schaltnetze werden mit **Funktionstabellen** beschrieben

Eine Funktionstabelle berücksichtigt alle möglichen Kombinationen der Eingangsvariablen ($E_0 \dots E_3$) und enthält in den entsprechenden Spalten für die Ausgänge die zugehörigen Werte der Ausgangsvariablen ($A_0 \dots A_7$).



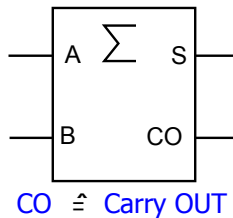
n Eingangsgrößen ergeben 2^n mögliche Eingangskombinationen

Spezielle Schaltnetze (Addierer, Multiplexer, Komparator)

Addierer:

Werden zwei Dualzahlen addiert, dann wird die unterste Stelle über einen Halbaddierer, alle folgenden Stellen müssen einen Übertrag berücksichtigen und brauchen einen Volladdierer.

Halbaddierer



A	B	CO	S
0	0	0	0
0	1	0	1
1	0	0	1
1	1	1	0

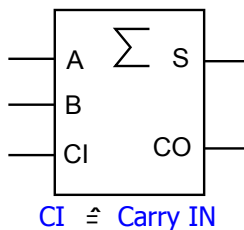
Input:

S_1, S_0 : Summanden

Output:

CO Übertrag für nächste Stelle (höhere Wertigkeit)
 S Summe (gleiche Wertigkeit)

Volladdierer



CI	A	B	CO	S
0	0	0	0	0
0	0	1	0	1
0	1	0	0	1
0	1	1	1	0
1	0	0	0	1
1	0	1	1	0
1	1	0	1	0
1	1	1	1	1

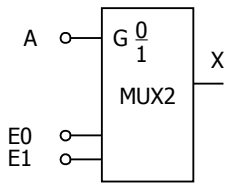
Input:

S_1, S_0 Summanden
 CI carry = Übertrag

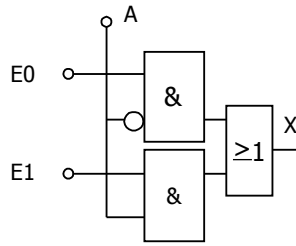
Output:

CO Übertrag für nächste Stelle höhere Wertigkeit
 S Summe gleiche Wertigkeit

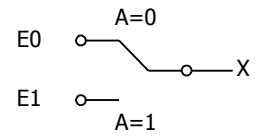
Multiplexer



MUX2-1 (Blockschaltbild)

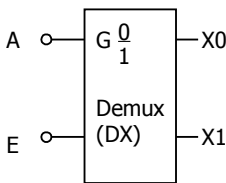


aufgelöste Darstellung

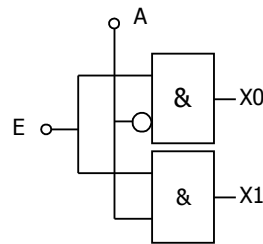


Schalteräquivalent

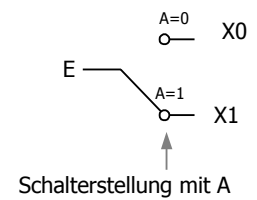
Demultiplexer



DX1-2 (Blockschaltbild)

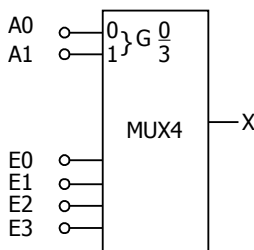


aufgelöste Darstellung

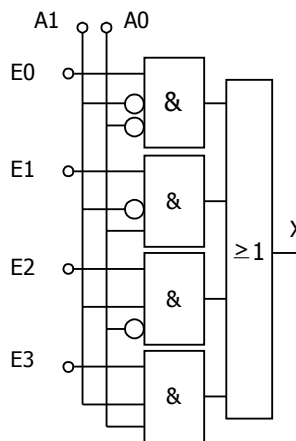


Schalterstellung mit A

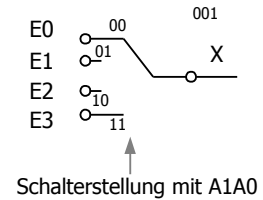
MUX 4-1



MUX4-1 (Blockschaltbild)



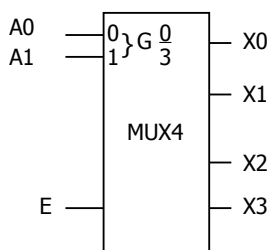
aufgelöste Darstellung



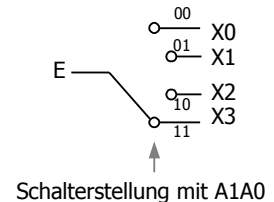
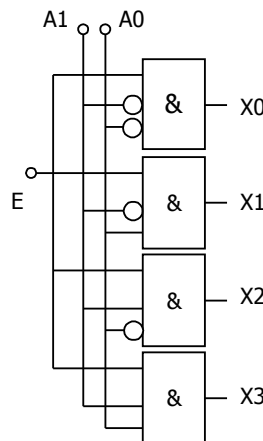
Schalterstellung mit A1A0

Schalteräquivalent

DX 1-4

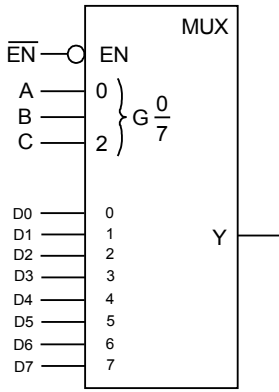


DX1-4 (Blockschaltbild)

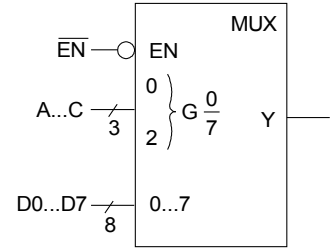


Schalterstellung mit A1A0

MUX 8-1



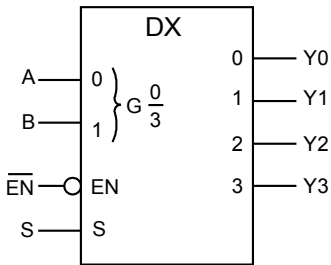
C	B	A	/EN	Y
X	X	X	1	0
0	0	0	0	D0
0	0	1	0	D1
0	1	0	0	D2
0	1	1	0	D3
1	0	0	0	D4
1	0	1	0	D5
1	1	0	0	D6
1	1	1	0	D7



verkürzte Schreibweise

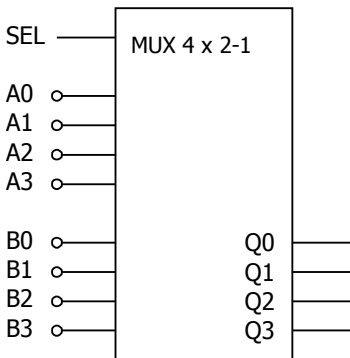
Adress- und Datenleitungen können auch zusammengefasst werden

Demultiplexer DX 1-4 (mit Enable)



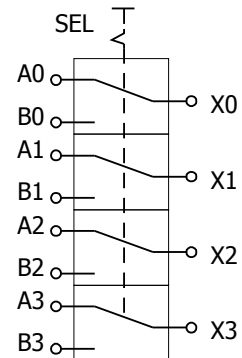
A	B	/EN	Y0	Y1	Y2	Y3
X	X	1	0	0	0	0
0	0	0	S	0	0	0
0	1	0	0	S	0	0
1	0	0	0	0	S	0
1	1	0	0	0	0	S

Mehrfachmultiplexer

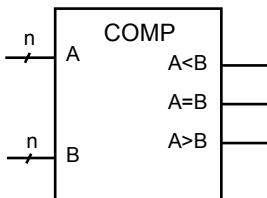


in diesem Fall sind 4 MUX2-1 in einem Gehäuse untergebracht.

Die Steuerleitungen sind zusammen geschaltet.



Komparator



Beispiel: n=2, A und B werden als Dualzahlen interpretiert
A2: Wertigkeit 2 A1: Wertigkeit 1

dezimal		dual		dual		A<B	A=B	A>B
A	B	A2	A1	B2	B1			
0	0	0	0	0	0	0	1	0
0	1	0	0	0	1	1	0	0
0	2	0	0	1	0	1	0	0
0	3	0	0	1	1	1	0	0
1	0	0	1	0	0	0	0	1
1	1	0	1	0	1	0	1	0
1	2	0	1	1	0	1	0	0
1	3	0	1	1	1	1	0	0
2	0	1	0	0	0	0	0	1

USW.

Codes

Dual- Code (8-4-2-1-Code)

Dezimal	2 ³ =8	2 ² =4	2 ¹ =2	2 ⁰ =1
0	0	0	0	0
1	0	0	0	1
2	0	0	1	0
3	0	0	1	1
4	0	1	0	0
5	0	1	0	1
6	0	1	1	0
7	0	1	1	1
8	1	0	0	0
9	1	0	0	1
10	1	0	1	0
11	1	0	1	1
12	1	1	0	0
13	1	1	0	1
14	1	1	1	0
15	1	1	1	1

Gray- Code

	keine Gewichtung			
HEX	D	C	B	A
0	0	0	0	0
1	0	0	0	1
2	0	0	1	1
3	0	0	1	0
4	0	1	1	0
5	0	1	1	1
6	0	1	0	1
7	0	1	0	0
8	1	1	0	0
9	1	1	0	1
A	1	1	1	1
B	1	1	1	0
C	1	0	1	0
D	1	0	1	1
E	1	0	0	1
F	1	0	0	0

Johnson- Code

	keine Gewichtung				
Ziffer	E	D	C	B	A
0	0	0	0	0	0
1	0	0	0	0	1
2	0	0	0	1	1
3	0	0	1	1	1
4	0	1	1	1	1
5	1	1	1	1	1
6	1	1	1	1	0
7	1	1	1	0	0
8	1	1	0	0	0
9	1	0	0	0	0

BCD- Codes / 4-Bit Codes

(Binär Codierte Dezimalzahl)

Dez.	BCD
0	0000
1	0001
2	0010
3	0011
4	0100
5	0101
6	0110
7	0111
8	1000
9	1001

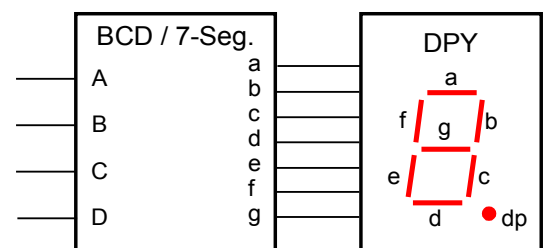
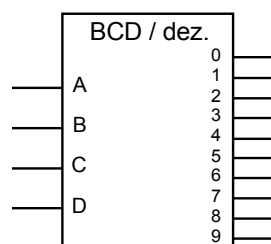
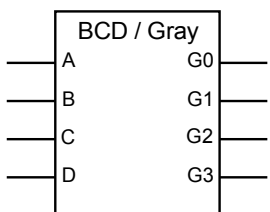
Dez.	BCD
...	
10	0001 0000
11	0001 0001
12	0001 0010

Dez.	BCD
...	
123	0001 0010 0011
456	0100 0101 0110

Ziffern > 9 sind nicht definiert

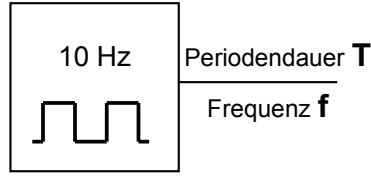
Spezielle Umcodierer

Umcodierer mit 7-Segmentanzeige



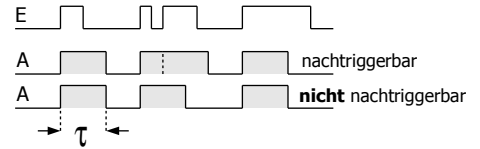
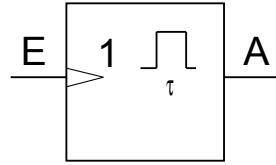
spezielle Bauteile (Takt, Monoflop, Treiber, Pull-Up, Pull-Down)

Takt(generator)

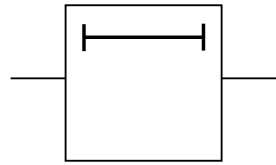


$$f = \frac{\text{Anzahl der Impulse}}{1 \text{ Sekunde}}$$

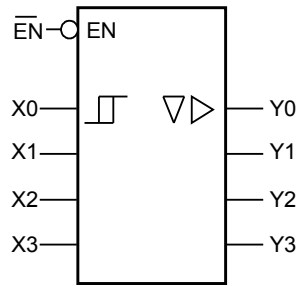
Monoflop



Verzögerungselement

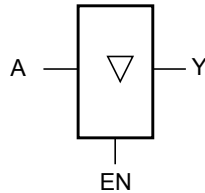


Bustreiber



- Negation am Eingang
- Ein- oder Ausgang mit Hysterese
- Treiberausgang
- Tri-State-Ausgang

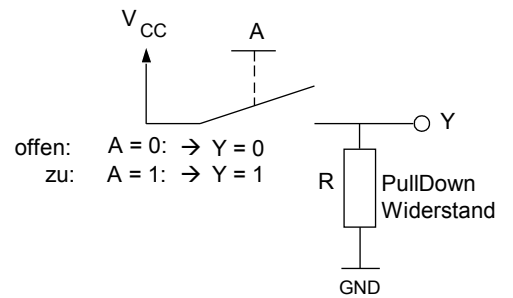
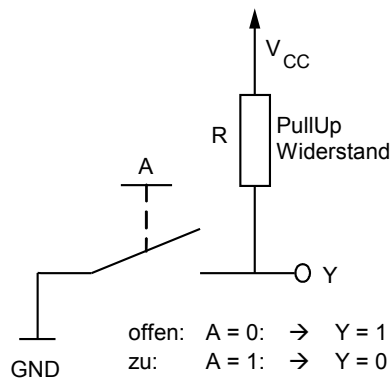
Tristate



EN	A	Y
0	0	Z
0	1	Z
1	0	0
1	1	1

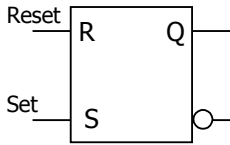
Z ≙ hochohmig

Pull Up / Down



Speicher (Flipflops)

RS-FlipFlop (statisch)



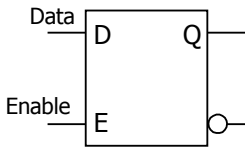
Zustandsfolgetabelle

S	R	Q ⁿ	Q ⁿ⁺¹	
0	0	0	0	speichern
0	0	1	1	
0	1	0	0	Reset (R)
0	1	1	0	
1	0	0	1	Set (S)
1	0	1	1	
1	1	?	?	nicht sinnvoll

$$Q^{n+1} = (Q^n \& !R + !R \& S)$$

$$Q^{n+1} = S + !R \& Q^n \quad (\text{Minimalform})$$

Daten-Latch (statisch)

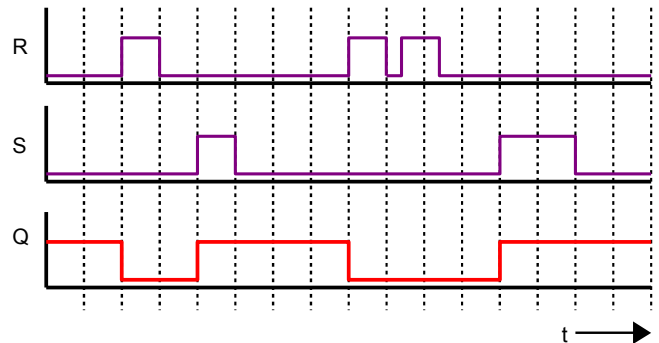


E	D	Q ⁿ	Q ⁿ⁺¹	
0	X	0	0	keine Änderung
0	X	1	1	
1	0	0	0	0 speichern
1	0	1	0	
1	1	0	1	1 speichern
1	1	1	1	

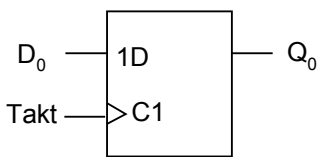
Impulsdigramme (Zeitablaufdiagramme)

Tabellen stellen den Zusammenhang digitaler Variablen statisch dar, also ohne Rücksicht auf eine konkret zeitlich ablaufende Situation.

Zeitliche Abläufe werden mit Impulsdigrammen dargestellt und veranschaulicht. Im Beispiel unten wird das Verhalten eines RS-FF dargestellt, welches mit Q=1 anfänglich gesetzt ist und dann mehreren Setz- und Rücksetz-Vorgängen unterworfen wird.



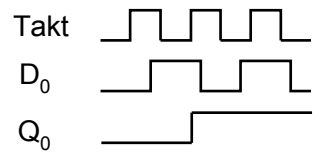
D-Flip-Flop (dynamisch)



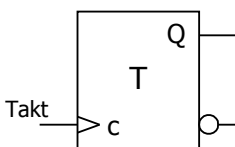
C	D	Q ⁿ⁺¹
1	X	Q ⁿ
0	X	Q ⁿ
pos	0	0
pos	1	1
neg	X	Q ⁿ

pos ≙ positive Taktflanke
neg ≙ negative Taktflanke

Impulsdigramm



T-Flip-Flop (dynamisch)

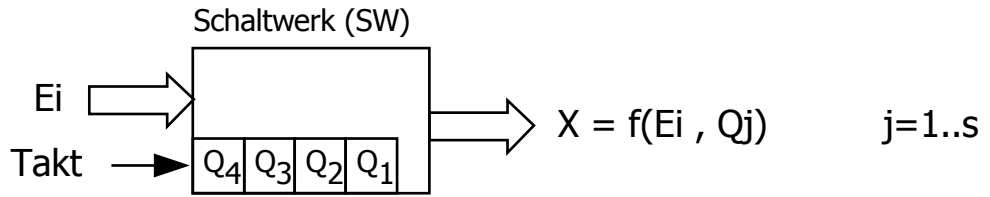


C	T	Q ⁿ⁺¹
1	X	Q ⁿ
0	X	Q ⁿ
pos	0	1
pos	1	0
neg	X	Q ⁿ

Ein Toggle FF entsteht aus dem D-FF durch Rückkopplung der negierten Ausgangs auf den Dateneingang D.

Schaltwerke

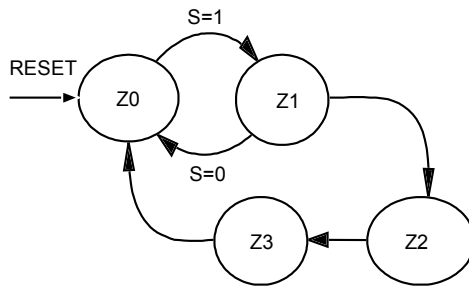
Definition Schaltwerk: Der Ausgang ist eine Funktion der Eingänge und von im Schaltwerk gespeicherten Speichervariablen $X = f(E_i, Q_j)$.



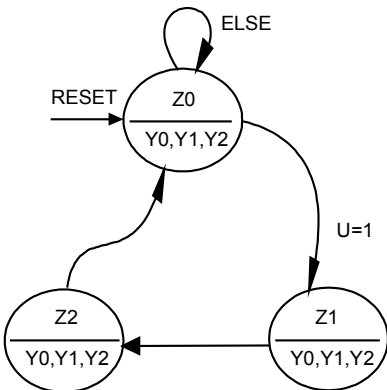
Der Takt definiert die Zeitpunkte, zu denen sich die Speichervariablen (Zustände) ändern können.

Zustandsdiagramm

Zustandsdiagramme beschreiben das Verhalten von Schaltwerken



- wenn es sich offensichtlich um ein getaktetes Schaltwerk handelt, kann die Angabe des Taktes als Übergangskriterium entfallen.
- Zusätzliche Übergangsbedingungen müssen angegeben werden



die Angabe von **Ausgabewerten** ($Y_0, Y_1...$) in einem Zustand werden durch einen (Unter-)Strich vom Zustandsnamen getrennt

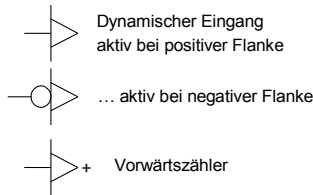
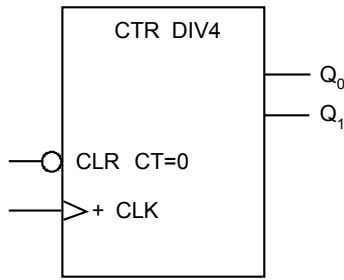
(die „else“ - Angabe ... kann **entfallen**).

Codierte Zustandsübergangstabelle (Codierte Zustandsfolgetabelle)

	n		n+1	
U	Q1	Q0	Q1	Q0
0	0	0	0	0
1	0	0	0	1
x	0	1	1	0
x	1	0	0	0

Spezielle Schaltwerke (Zähler, Speicher, Schieberegister)

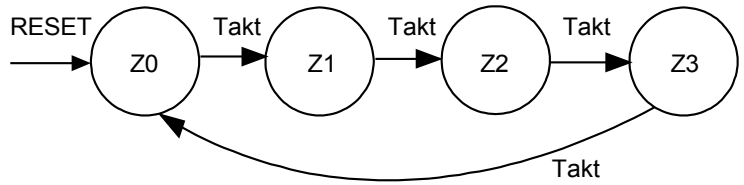
Zähler (Blockschaltbild)



CTR m Zähler mit m Bits / Zykluslänge = 2^m

CTR DIV m Zähler mit Zykluslänge m

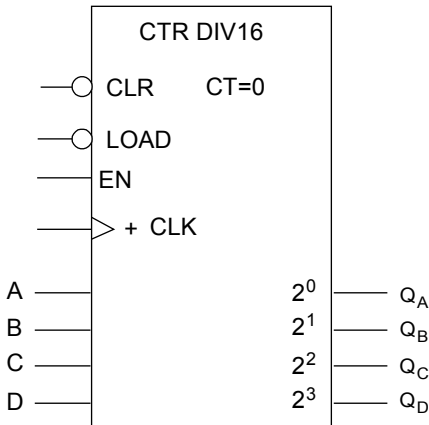
Zustandsdiagramm (für den 2-Bit Zähler)



Zustandscodierung

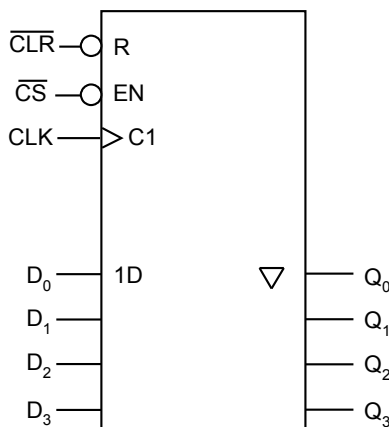
Zustand	Codierung (Kennzeichnung der Zustände)	
	Q1	Q0
Z0	0	0
Z1	0	1
Z2	1	0
Z3	1	1

Zähler (4-Bit)



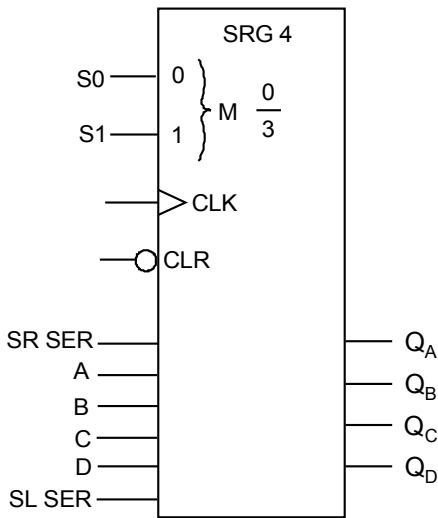
- CTR $\hat{=}$ Zähler
- DIV 16 $\hat{=}$ 16 verschiedene binäre Zustände
- Vorwärtszähler (+)
- EN = 1 und die positive Taktflanke führen zum nächsten Zählzustand
- Mit /LOAD kann ein Anfangszustand geladen werden

Speicherregister



- 4-Bit Speicherregister (4 flankengesteuerte D-Flipflops)
- Paralleles Einlesen mit der positiven Taktflanke (Wenn der Baustein ausgewählt ist (EN = 0), werden mit der ansteigenden Flanke des Takt-Signals die an den Eingängen $D_0 \dots D_3$ anstehenden Daten übernommen).
- Mit einem 0-Signal am R (/CLR)-Eingang kann das Register gelöscht werden.
- EN (/CS) ermöglicht es, die Ausgänge in Tri-State zu schalten (EN=1) oder den Speicherinhalt auszulesen (EN=0)

Schieberegister



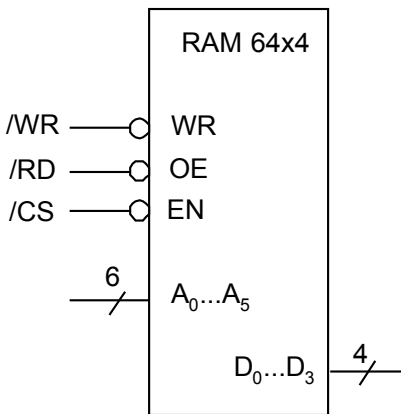
- 4-Bit Schieberegister
- Links- Rechtsbetrieb:

Mode	S1	S0	Funktion
0	0	0	-
1	0	1	rechts
2	1	0	links
3	1	1	parallele Eingabe

- mit serieller Eingabe
- paralleler Ausgabe
- Vorwärtsschieben mit der positiven Taktflanke und der Möglichkeit, das gesamte Register zu löschen

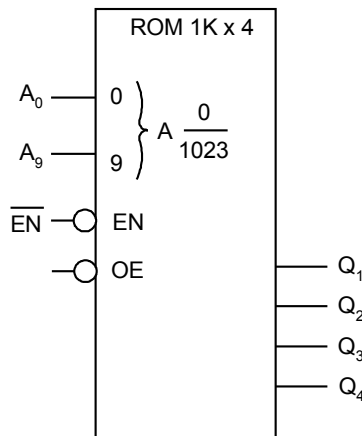
Speicher (ROM / RAM)

RAM



Schreib- Lesespeicher mit 64 x 4 Bit

ROM

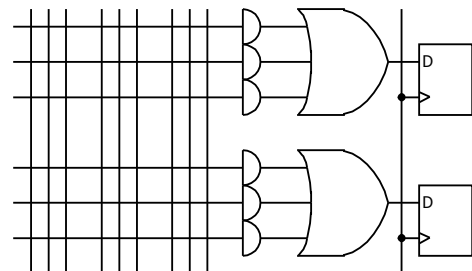


- Read Only Memory
- mit den Adressen 0 ... 1023
- einer Wortbreite von 4 Bit
- und einem Freigabeeingang

Programmierbare Logik

PLDs (Programmable Logic Device) bestehen aus einer programmierbaren UND / ODER - Matrix, mit deren Hilfe man eine DNF bilden kann. Dieser Matrix sind D-FFs nachgeschaltet, deren Ausgänge wieder in die Matrix zurückgeführt werden.

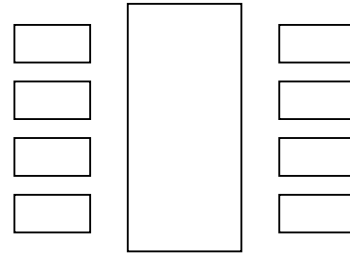
Durch diese Rückkopplung können Zustandsmaschinen (Zähler, Register...) realisiert werden.



CPLDs (Complex PLD) bestehen aus vielen PLD-Blöcken, die

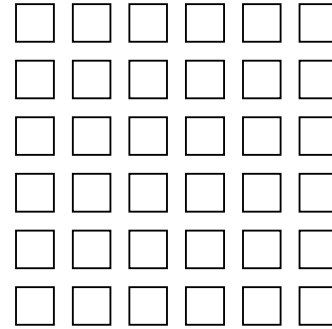
über eine Busstruktur miteinander verbunden sind.
(Bsp. >6000 Gates / ca. 300 Regs)

Sie eignen sich besonders zur Implementierung von schneller kombinatorischer Logik (Schaltnetzen) und sequentieller Logik (Schaltwerken).



FPGAs (Field Programmable Gate Array) bestehen aus vielen kleinen Logikzellen (Funktionseinheiten), die über ein Netzwerk von Verbindungsleitungen miteinander verbunden sind.
(Bsp. >50 000 Logicblocks mit je 4 Ffs)

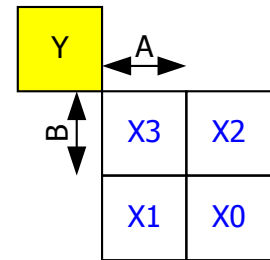
Geeignet für Anwendungen mit weniger Logik – dafür aber mehr Speicherbedarf – arithmetische Funktionen mit breiten Datenpfaden.



KV-Diagramme

KV-Tafeln sind Funktionstabellen, die **matrixförmig** so aufgebaut sind, dass zwei horizontale bzw. vertikale **benachbarte** Felder sich nur im **Wert einer Variablen unterscheiden**.

Nr.	B	A	Y
0	0	0	X0
1	0	1	X1
2	1	0	X2
3	1	1	X3

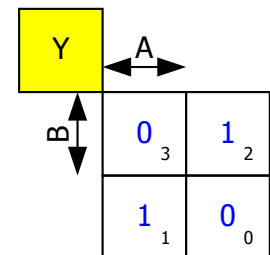


Die **Kennzeichnung** der einzelnen Plätze erfolgt durch Angabe der Variablen **außerhalb** der Tafel. Der **Inhalt** des Platzes (0, 1 oder X) stellt den **Funktionswert** der Ausgangsgröße der betreffenden Kombination dar.

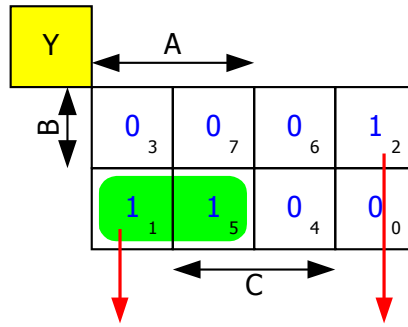
Für **jede Ausgangsvariable** ist ein **getrenntes Diagramm** erforderlich wobei die Kennzeichnung des entsprechenden Ausgangs in der linken oberen Ecke erfolgt.

Beispiel (XOR)

Nr.	B	A	Y
0	0	0	0
1	0	1	1
2	1	0	1
3	1	1	0



Platz-Nr.	C	B	A	Y (Bsp.)
0	0	0	0	0
1	0	0	1	1
2	0	1	0	1
3	0	1	1	0
4	1	0	0	0
5	1	0	1	1
6	1	1	0	0
7	1	1	1	0



Die Vereinfachung geht von **benachbarten** Plätzen aus.

Benachbart sind alle Felder, die sich nur im Wert einer Variablen unterscheiden.

$$Y = (A \cdot !B) + (!A \cdot B \cdot !C)$$

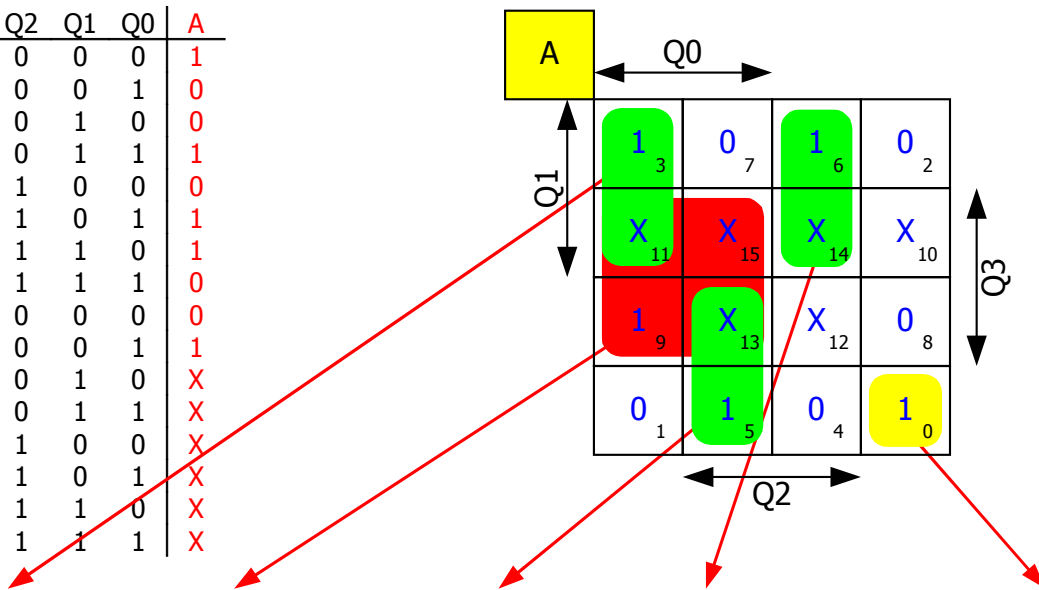
Es können 2er- 4er- 8er- und 16er Felder zusammengefasst werden.

Nicht immer sind alle möglichen Kombinationen einer Funktionstabelle eindeutig festgelegt.

Bei einem **2er** Block entfällt **eine** Variable.
 Bei einem **4er** Block entfallen **zwei** Variable.
 Bei einem **8er** Block entfallen **drei** Variable.

Im KV-Diagramm wurden die fehlenden Kombinationen durch „Xen“ (Don't care Positions) ersetzt.

Nr.	Q3	Q2	Q1	Q0	A
0	0	0	0	0	1
1	0	0	0	1	0
2	0	0	1	0	0
3	0	0	1	1	1
4	0	1	0	0	0
5	0	1	0	1	1
6	0	1	1	0	1
7	0	1	1	1	0
8	1	0	0	0	0
9	1	0	0	1	1
10	1	0	1	0	X
11	1	0	1	1	X
12	1	1	0	0	X
13	1	1	0	1	X
14	1	1	1	0	X
15	1	1	1	1	X



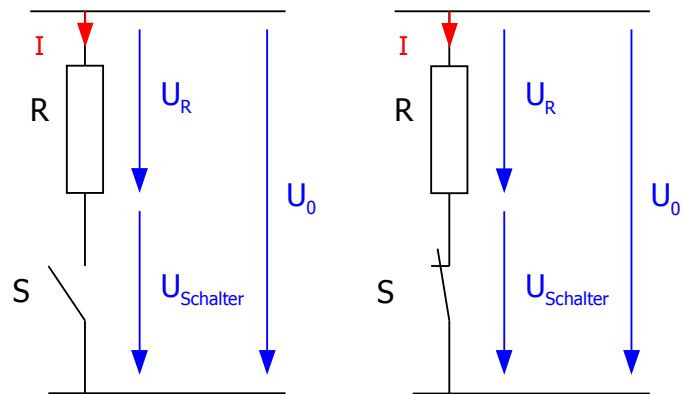
$$A = (Q0 \cdot Q1 \cdot !Q2) + (Q0 \cdot Q3) + (Q0 \cdot !Q1 \cdot Q2) + (!Q0 \cdot Q1 \cdot Q2) + (!Q0 \cdot !Q1 \cdot !Q2 \cdot !Q3)$$

Schaltzustände eines NPN-Transistors

Schaltzustände eines idealen Schalters

AUS → Schalter geöffnet (kein Strom)

EIN → Schalter geschlossen (der Strom wird durch den Widerstand begrenzt)



offener Schalter:

$$I = 0A$$

$$\Rightarrow U_R = 0V$$

$$\Rightarrow U_{Schalter} = U_0$$

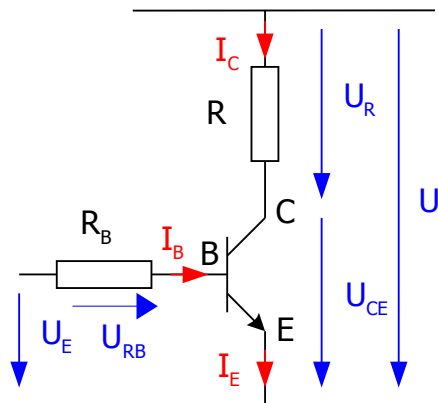
geschlossener Schalter:

$$I = \frac{U_R}{R} = \frac{U_0}{R}$$

$$\Rightarrow U_{Schalter} = 0V$$

AUS bei der Transistorschaltung:

wenn $U_E = 0V$ → $U_{BE} = 0V$ und $I_B = 0A$
 → $I_C \approx 0A$
 → $U_{CE} = U_0$



EIN bei der Transistorschaltung:

wenn $U_E \geq 0,7V$ → $U_{BE} \approx 0,7V$

Transistor durchgeschaltet: $I_C = \frac{U_0 - U_{CEsat}}{R}$

Minimal notwendiger Basisstrom: $I_B = \frac{I_C}{\beta}$

Übersteuerung: $I_{Bü} = \ddot{u} \cdot I_B$

$$U_{RB} = U_E - U_{BE}$$

$$R_B = \frac{U_{RB}}{I_{Bü}}$$

Maximal zulässige Verlustleistung

$$P_{tot} \approx U_{CE} \cdot I_C$$

→ Transistor leitet

→ I_C wird durch R bestimmt

ü: Übersteuerungsfaktor ($\ddot{u} \approx 2...6$)

Wenn der Kollektorstrom I_C nicht mehr durch den Basisstrom I_B sondern nur noch durch den Widerstand R und die Spannung U_0 bestimmt wird, spricht man von „Übersteuerung“.

Den entsprechenden Wert nennt man Übersteuerungsfaktor \ddot{u}

Zehnerpotenzen

Symbol	Name	Wert		
P	Peta	10^{15}	1.000.000.000.000.000	Billiarde
T	Tera	10^{12}	1.000.000.000.000	Billion
G	Giga	10^9	1.000.000.000	Milliarde
M	Mega	10^6	1.000.000	Million
k	Kilo	10^3	1.000	Tausend
h	Hekto	10^2	100	Hundert
da	Deka	10^1	10	Zehn
		10^0	1	Eins
d	Dezi	10^{-1}	0,1	Zehntel
c	Zenti	10^{-2}	0,01	Hundertstel
m	Milli	10^{-3}	0,001	Tausendstel
μ	Mikro	10^{-6}	0,000.001	Millionstel
n	Nano	10^{-9}	0,000.000.001	Milliardenstel
p	Piko	10^{-12}	0,000.000.000.001	Billionstel
f	Femto	10^{-15}	0,000.000.000.000.001	Billiardenstel

E-Reihen von Widerständen

E3	E6	E12	E24
1,0	1,0	1,0	1,0
			1,1
		1,2	1,2
			1,3
			1,5
	1,5	1,5	1,5
			1,6
		1,8	1,8
			2,0
			2,2
2,2	2,2	2,2	2,2
			2,4
		2,7	2,7
			3,0
			3,3
	3,3	3,3	3,3
			3,6
		3,9	3,9
			4,3
			4,7
4,7	4,7	4,7	4,7
			5,1
		5,6	5,6
			6,2
			6,8
	6,8	6,8	6,8
			7,5
		8,2	8,2
			9,1